

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In Re U.S. Patent Application )  
 )  
 Applicant: Hirano et al. )  
 )  
 Serial No. )  
 )  
 Filed: September 27, 2001 )  
 )  
 For: LOAD/UNLOAD )  
 OPERATION CONTROL )  
 METHOD AND STORAGE )  
 APPARATUS )  
 )  
 Art Unit: )

*I hereby certify that this paper is being submitted with the United States Postal Service as EXPRESS MAIL in an envelope addressed to: Assistant Commissioner for Patents, Washington, D.C. 20231, on September 27, 2001 Express Label No.: EL846163262US*

Signature: David L. Coran  
 EXPRESS WCM  
 Appr. February 20, 1998

U.S. PTO  
 09/27/01  
 09/27/01

CLAIM FOR PRIORITY

Assistant Commissioner for Patents  
 Washington, DC 20231

Sir:

Applicant claims foreign priority benefits under 35 U.S.C. § 119 on the basis of the foreign application identified below:

Japanese Patent Application No. 2001-124821, filed April 23, 2001.

A certified copy of the priority document is enclosed.

Respectfully submitted,

GREER, BURNS & CRAIN, LTD.

By



Patrick G. Burns

September 27, 2001  
 300 South Wacker Drive  
 Suite 2500  
 Chicago, IL 60606  
 (312) 360-0080  
 Customer Number: 24978

PATENT OFFICE  
JAPANESE GOVERNMENT



This is to certify that the annexed is a true copy  
of the following application as filed with this office.

Date of Application: April 23, 2001

Application Number: Japanese Patent Application  
No. 2001-124821

Applicant(s) FUJITSU LIMITED

August 17, 2001

Commissioner,  
Patent Office

Kouzo Oikawa (Seal)

Certificate No.2001-3074021

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日  
Date of Application:

2001年 4月23日

出 願 番 号  
Application Number:

特願2001-124821

出 願 人  
Applicant(s):

富士通株式会社

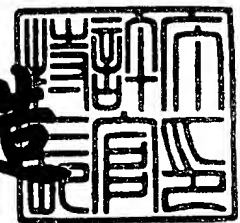
CERTIFIED COPY OF  
PRIORITY DOCUMENT

10/27/01  
519596/60  
U.S. PTO  
09/27/01

2001年 8月17日

特許庁長官  
Commissioner,  
Japan Patent Office

及川耕造



出証番号 出証特2001-3074021

【書類名】 特許願

【整理番号】 0150885

【提出日】 平成13年 4月23日

【あて先】 特許庁長官 及川 耕造 殿

【国際特許分類】 G11B 5/54

【発明の名称】 ロード／アンロード動作制御方法及び記憶装置

【請求項の数】 10

【発明者】

【住所又は居所】 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

【氏名】 平野 雅一

【発明者】

【住所又は居所】 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内

【氏名】 鈴木 伸幸

【特許出願人】

【識別番号】 000005223

【氏名又は名称】 富士通株式会社

【代理人】

【識別番号】 100070150

【住所又は居所】 東京都渋谷区恵比寿4丁目20番3号 恵比寿ガーデンプレイスタワー32階

【弁理士】

【氏名又は名称】 伊東 忠彦

【電話番号】 03-5424-2511

【手数料の表示】

【予納台帳番号】 002989

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9704678

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 ロード／アンロード動作制御方法及び記憶装置

【特許請求の範囲】

【請求項 1】 ランプロード／アンロード機構によりアームに設けられたヘッドを記録媒体に対してロード／アンロードするロード／アンロード動作を制御するロード／アンロード動作制御方法であって、

前記アームを駆動する駆動部に供給する駆動電流を、ロード動作及びアンロード動作のうち少なくとも一方の際に、緩やかに変化するように制御する制御工程を含むことを特徴とする、ロード／アンロード動作制御方法。

【請求項 2】 前記制御工程は、前記ロード動作の際、アンロード状態に保持されている前記アームを解除する解除動作時、回路キャリブレーション動作時、前記ヘッドを前記記録媒体方向に打ち出すヘッド打ち出し動作時及び前記ヘッドを前記記録媒体上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも 1 つにおいて、前記駆動電流を緩やかに変化するように制御することを特徴とする、請求項 1 記載のロード／アンロード動作制御方法。

【請求項 3】 前記制御工程は、前記アンロード動作の完了の際、前記駆動電流を緩やかに変化するように制御することを特徴とする、請求項 1 又は 2 記載のロード／アンロード動作制御方法。

【請求項 4】 前記制御工程は、前記駆動電流をローパスフィルタを用いると共に予め決められた変化量を超えないようなステップで変化させることを特徴とする、請求項 1 ～ 3 のいずれか 1 項記載のロード／アンロード動作制御方法。

【請求項 5】 サイレントモード及び通常モードを判別するモード判別工程を更に含み、前記制御工程は、前記モード判別工程が通常モードを判別すると前記駆動電流が急峻に変化するように制御することを特徴とする、請求項 1 ～ 4 のいずれか 1 項記載のロード／アンロード動作制御方法。

【請求項 6】 ランプロード／アンロード動作により、アームを駆動する駆動部により前記アームに設けられたヘッドを記録媒体に対してロード／アンロードするロード／アンロード機構と、

前記駆動部に供給する駆動電流を、ロード動作及びアンロード動作のうち少な

くとも一方の際に、緩やかに変化するように制御する制御手段とを備えたことを特徴とする、記憶装置。

【請求項 7】 前記制御手段は、前記ロード動作の際、アンロード状態に保持されている前記アームを解除する解除動作時、回路キャリブレーション動作時、前記ヘッドを前記記録媒体方向に打ち出すヘッド打ち出し動作時及び前記ヘッドを前記記録媒体上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも 1 つにおいて、前記駆動電流を緩やかに変化するように制御することを特徴とする、請求項 6 記載の記憶装置。

【請求項 8】 前記制御手段は、前記アンロード動作の完了の際、前記駆動電流を緩やかに変化するように制御することを特徴とする、請求項 6 又は 7 記載の記憶装置。

【請求項 9】 前記制御手段は、前記駆動電流をローパスフィルタを用いると共に予め決められた変化量を超えないようなステップで変化させることを特徴とする、請求項 5～8 のいずれか 1 項記載の記憶装置。

【請求項 10】 サイレントモード及び通常モードを判別するモード判別手段を更に備え、前記制御手段は、前記モード判別手段が通常モードを判別すると前記駆動電流が急峻に変化するように制御することを特徴とする、請求項 6～9 のいずれか 1 項記載の記憶装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明はロード及び／又はアンロード動作制御方法（以下、ロード／アンロード動作制御方法と言う）及び記憶装置に係り、特に磁気ヘッド等の記録及び／又は再生手段を記録媒体に対してロードするロード動作及び／又は記録媒体からアンロードするアンロード動作を制御するロード／アンロード動作制御方法及びそのようなロード／アンロード動作制御方法を採用する記憶装置に関する。

【0002】

磁気ディスク装置では、アームの先端に磁気ヘッドが設けられ、アームを移動することで磁気ディスク上の所望の位置に対する情報の記録及び／又は再生（以

下、単に記録／再生と言う）を行う。情報の記録／再生を行わない状態では、例えば外部からの振動や衝撃により磁気ヘッドが磁気ディスクと衝突しないように、磁気ヘッドが磁気ディスクの記録面上からパーキングエリアへアンロードされる。磁気ヘッドをパーキングエリアにアンロードしておくことで、衝突による磁気ヘッド及び／又は磁気ディスクの破損を防止することができる。情報の記録／再生を再開する場合には、パーキングエリアにある磁気ヘッドを磁気ディスクの記録面上の所望の位置へロードする。

【 0 0 0 3 】

【従来の技術】

ロード／アンロード時に磁気ヘッドが磁気ディスクと衝突しないようにするため、アームはランプ部上を移動する構成となっている。具体的には、アンロード時であれば、アームは磁気ヘッドが磁気ディスクの記録面上にある状態から、ランプ部の第1の傾斜部分を登り、ランプ部の水平部分を移動してからランプ部の第2の傾斜部分を下り、パーキングエリアに達する。ロード時には、アームはアンロード時とは逆に移動する。アームは、例えばボイスコイルモータ（VCM）等の駆動手段により移動される。

【 0 0 0 4 】

又、パーキングエリアにある磁気ヘッドが外部からの振動や衝撃により磁気ディスクの記録面上に移動したりしないように、磁気ヘッドがパーキングエリアにある状態では、アームが例えばマグネットキャッチ等のメカニカルキャッチによりパーキングエリアに保持されている。

【 0 0 0 5 】

従来、ロード時には、パーキングエリアにあるアームを確実にマグネットキャッチから切り離すために、VCMに供給する電流を急激に増加させていた。又、ロード時にアームが確実にランプ部の傾斜部分を乗り越えられるように、VCMに供給する電流を急激に増加させていた。更に、アンロード時には、アームがパーキングエリアに到達すると、VCMに供給する電流を急激に減少させていた。

【 0 0 0 6 】

【発明が解決しようとする課題】



しかし、従来はこのようにVCMに供給する電流を急激に変化させるため、これに伴うメカニカルノイズが発生してしまうという問題があった。

【0007】

磁気ディスク装置が、不要な消費電力を低減するためのパワーセーブモードが設けられると共に磁気ヘッドと磁気ディスクの衝突を防止するために頻繁にロード／アンロード動作が行われる構成の情報処理装置、特に、電池を電源に用いる携帯型の情報処理装置で用いられる場合等には、ユーザにとって上記メカニカルノイズは耳障りであった。

【0008】

又、このような問題は、磁気ディスク装置に限らず、所謂ランプロード／アンロード機構を備えた記憶装置であれば、発生するものであった。

【0009】

そこで、本発明は、ロード／アンロード時のメカニカルノイズの発生を抑制することの可能なロード／アンロード動作制御方法及び記憶装置を提供することを目的とする。

【0010】

【課題を解決するための手段】

上記の課題は、ランプロード／アンロード機構によりアームに設けられたヘッドを記録媒体に対してロード／アンロードするロード／アンロード動作を制御するロード／アンロード動作制御方法であって、前記アームを駆動する駆動部に供給する駆動電流を、ロード動作及びアンロード動作のうち少なくとも一方の際に、緩やかに変化するように制御する制御工程を含むことを特徴とするロード／アンロード動作制御方法によって達成できる。

【0011】

上記の課題は、ランプロード／アンロード動作により、アームを駆動する駆動部により前記アームに設けられたヘッドを記録媒体に対してロード／アンロードするロード／アンロード機構と、前記駆動部に供給する駆動電流を、ロード動作及びアンロード動作のうち少なくとも一方の際に、緩やかに変化するように制御する制御手段とを備えたことを特徴とする記憶装置によっても達成できる。

## 【 0 0 1 2 】

前記ロード動作の際、アンロード状態に保持されている前記アームを解除する解除動作時、回路キャリブレーション動作時、前記ヘッドを前記記録媒体方向に打ち出すヘッド打ち出し動作時及び前記ヘッドを前記記録媒体上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも1つにおいて、前記駆動電流を緩やかに変化するように制御することもできる。

## 【 0 0 1 3 】

更に、前記ロード動作の際、アンロード状態に保持されている前記アームを解除する解除動作時、回路キャリブレーション動作時、前記ヘッドを前記記録媒体方向に打ち出すヘッド打ち出し動作時及び前記ヘッドを前記記録媒体上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも1つにおいて、前記駆動電流を急峻に変化するように制御して、急峻な変化と緩やかな変化とを混在させることもできる。

## 【 0 0 1 4 】

又、前記アンロード動作の完了の際、前記駆動電流を緩やかに変化するように制御することもできる。

## 【 0 0 1 5 】

サイレントモード及び通常モードを判別して、通常モードを判別すると前記駆動電流が急峻に変化するように制御するようにしても良い。

## 【 0 0 1 6 】

本発明によれば、ロード／アンロード時のメカニカルノイズの発生を抑制することの可能なロード／アンロード動作制御方法及び記憶装置を実現できる。

## 【 0 0 1 7 】

## 【発明の実施の形態】

以下に、本発明になるロード／アンロード動作制御方法及び本発明になる記憶装置の各実施例を、図面と共に説明する。

## 【 0 0 1 8 】

## 【実施例】

図1は、本発明になる記憶装置の一実施例を示す図である。同図(A)は記憶

装置の線 X-X に沿った断面図、同図 (B) は記憶装置の平面図を示す。本実施例では、本発明が磁気ディスク装置であるハードディスクドライブ (HDD) に適用されており、本発明になるロード／アンロード動作制御方法の一実施例を採用する。

#### 【0019】

図1において、HDD10は、大略ディスクエンクロージャ (DE) 11と、プリント基板アセンブリ (PCA) 12とからなる。説明の便宜上、ディスクエンクロージャ11内には、スピンドルモータ (SPM) 112により矢印A方向に回転される磁気ディスク111が2枚収納されているものとする。又、ディスクエンクロージャ11内には、ボイスコイルモータ (VCM) 113により駆動されるアーム114が矢印B方向に移動可能に設けられており、アーム114の先端には磁気ヘッド115が設けられている。アーム114及び磁気ヘッド115は、磁気ディスク111の枚数に合わせて夫々2個設けられている。これにより、磁気ヘッド115は、磁気ディスク111の半径方向に移動して、所望のトラックに対して情報の記録／再生を行うことができる。アンロード時には、アーム114は後述するランプ機構116により、磁気ディスク111の記録面上以外のパーキングエリアに退避される。

#### 【0020】

尚、本実施例では、説明の便宜上、ランプ機構116が磁気ディスク111の外周部分に設けられているものとするが、ランプ機構116は磁気ディスク111の内周部分に設けられていても良いことは言うまでもない。又、HDD10の基本構成は、図1に示す構成に限定されるものではなく、ランプロード／アンロード機構を備えた各種周知の構成を用いることも可能である。

#### 【0021】

図2は、HDD10の回路構成を示すブロック図である。同図中、図1と同一部分には同一符号を付し、その説明は省略する。図2に示すように、ディスクエンクロージャ11には、磁気ヘッド115にライト信号を供給すると共に、磁気ヘッド115からのリード信号を供給されるヘッドIC117が設けられている。

## 【 0 0 2 2 】

他方、PCA 1 2 内には、パーソナルコンピュータ等の上位システム 1 0 0 と接続されるハードディスクコントローラ (HDC) 1 2 1、RAM 1 2 2、フラッシュROM 1 2 3、MPU 1 2 4、リードライトチャネル (RWC) 1 2 5、サーボコントローラ (SVC) 1 2 6 及びドライバ 1 2 7、1 2 8 が設けられている。又、HDC 1 2 1 には、ロード／アンロード (LUL) 切替スイッチ 1 3 0 が接続されている。

## 【 0 0 2 3 】

上位システム 1 0 0 からのライト信号は、HDC 1 2 1 を介して一旦 RAM 1 2 2 に格納されてから MPU 1 2 4 の制御下で RWC 1 2 5 及びヘッド IC 1 1 7 を介して磁気ヘッド 1 1 5 に供給され、磁気ディスク 1 1 1 上に記録される。磁気ヘッド 1 1 5 により磁気ディスク 1 1 1 上から再生されたリード信号は、ヘッド IC 1 1 7 から RWC 1 2 5 に供給され、MPU 1 2 4 の制御下で HDC 1 2 1 を介して RAM 1 2 2 に一旦格納されてから、HDC 1 2 1 を介して上位システム 1 0 0 に供給される。

## 【 0 0 2 4 】

MPU 1 2 4 は、ROM 1 2 3 に格納されているプログラムを実行することで、SVC 1 2 6 及びドライバ 1 2 8 を介して SPM 1 1 2 を制御すると共に、SVC 1 2 6 及びドライバ 1 2 7 を介して VCM 1 1 3 を制御する。VCM 1 1 3 は、ロード時には磁気ヘッド 1 1 5 がランプ機構 1 1 6 から磁気ディスク 1 1 1 の記録面上にロードされるようにアーム 1 1 4 を駆動し、アンロード時には磁気ヘッドが磁気ディスク 1 1 1 の記録面上からランプ機構 1 1 6 へアンロードされるように駆動する。以下の説明では、駆動部である VCM 1 1 3 に供給される駆動電流を、VCM 電流と言う。

## 【 0 0 2 5 】

尚、HDD 1 0 の基本回路構成は、図 2 に示す回路構成に限定されるものではなく、ランプロード／アンロード機構を備えた各種周知の回路構成を用いることも可能である。

## 【 0 0 2 6 】

LUL切替スイッチ130は、後述するように、HDD10を、メカニカルノイズの発生を抑制するサイレントモード又は通常モードに切替設定する切替信号を発生するために設けられており、HDD10に設けられHDC121に接続された物理的なスイッチにより構成しても、プログラム等のソフトウェアスイッチで構成しても良い。ソフトウェアスイッチでLUL切替スイッチ130を構成する場合には、上位システム100においてサイレントモード或いは通常モードを選択可能なメニューが表示され、選択に応じたモード情報（切替信号）が上位システム100からHDD10内のHDC121に供給される。

#### 【0027】

次に、本実施例のロード時の動作を、図3～図17と共に説明する。図3は、ロード時の動作を説明するためのフローチャートである。図3に示す処理は、図2に示すMPU124により実行される。又、図9は、ロード時の磁気ヘッド115の位置を説明する図であり、説明の便宜上、アーム114の図示は省略する。図9（A）においてのみランプ機構116の詳細を示すが、ランプ機構116は、第1の傾斜部分116-1、水平部分116-2、第2の傾斜部分116-3、パーキングエリア116-4及び終端壁116-5からなる。図9（A）～（F）では、現在の磁気ヘッド115の位置を■印で示し、移動前の磁気ヘッド115の位置を□印で示す。

#### 【0028】

アンロード動作が完了している初期状態では、図9（A）に示すように、磁気ヘッド115がパーキングエリア116-4の中間部分においてマグネットキャッチ等のメカニカルキャッチにより保持されている。図3において、ステップS1は、アーム114を磁気ディスク111のアウト方向に移動するためのVCM電流をVCM113に供給してマグネットキャッチから切り離す解除動作が終了したか否かを判定する。ステップS1の判定結果がYESであると、ステップS2は、アーム114を磁気ディスク111のアウト方向に移動するためのVCM電流をVCM113に供給する回路キャリブレーション動作が終了したか否かを判定する。ステップS2の判定結果がYESであると、ステップS3は、アーム114を磁気ディスク111のインナ方向に移動するためのVCM電流をVCM

1 1 3 に供給して磁気ヘッド 1 1 5 の打ち出し動作が終了したか否かを判定する。ステップ S 3 の判定結果が Y E S であると、ステップ S 4 は、アーム 1 1 4 のインナ方向への移動速度を適切に制御する速度制御動作を行う。この速度制御動作は、図 2 において VCM 1 1 3 から S V C 1 2 6 へフィードバックされる V C M 1 1 3 の逆起電圧に基いて行う。ステップ S 5 は、ロード時に磁気ヘッド 1 1 5 がロードされるべき磁気ディスク 1 1 1 上の所望トラック上に達したか否か、即ち、オントラック状態であるか否かを判定する。ステップ S 5 の判定結果が N O であると、ステップ S 6 は、アーム 1 1 4 を磁気ディスク 1 1 1 のアウト方向に移動するための VCM 電流を VCM 1 1 3 に供給して、アンロード動作が完了している状態に戻す。又、ステップ S 7 は、L U L 切替スイッチ 1 3 0 から通常モードを設定する切替信号が得られる場合と同様に、ROM 1 2 3 に格納されている急峻に変化する電流値のテーブルを呼び出して、処理はステップ S 1 へ戻る。他方、ステップ S 5 の判定結果が Y E S であれば、処理は終了する。

## 【 0 0 2 9 】

ステップ S 1 の判定結果が N O であると、ステップ S 1 1 - 1 のテーブル呼び出し処理と、ステップ S 1 2 - 1 の電流指示処理が行われ、処理はステップ S 1 へ戻る。ステップ S 2 の判定結果が N O であると、ステップ S 1 1 - 2 のテーブル呼び出し処理と、ステップ S 1 2 - 2 の電流指示処理が行われ、処理はステップ S 1 へ戻る。ステップ S 3 の判定結果が N O であると、ステップ S 1 1 - 3 のテーブル呼び出し処理と、ステップ S 1 2 - 3 の電流指示処理が行われ、処理はステップ S 1 へ戻る。ステップ S 1 1 - 1 ~ S 1 1 - 3 のテーブル呼び出し処理は、夫々実質的に同じであるため、以下の説明ではステップ S 1 1 - 1 のテーブル呼び出し処理について説明する。又、ステップ S 1 2 - 1 ~ S 1 2 - 3 の電流指示処理は、夫々実質的に同じであるため、以下の説明ではステップ S 1 2 - 1 の電流指示処理について説明する。

## 【 0 0 3 0 】

図 4 は、テーブル呼び出し処理 1 1 - 1 の第 1 実施例を説明するフローチャートである。同図中、ステップ S 2 1 は、L U L 切替スイッチ 1 3 0 から通常モードを設定する切替信号が得られたか否かを判定する。ステップ S 2 1 の判定結果

が Y E S であると、ステップ S 2 2 は、ROM 1 2 3 に格納されている急峻に変化する電流値のテーブルを呼び出して、テーブル呼び出し処理は終了する。他方、ステップ S 2 1 の判定結果が N O であると、ROM 1 2 3 に格納されている緩やかに変化する電流値のテーブルを呼び出して、テーブル呼び出し処理 1 1 - 1 は終了する。

## 【 0 0 3 1 】

図 5 は、テーブル呼び出し処理 1 1 - 1 の第 2 実施例を説明するフローチャートである。同図中、図 4 と同一ステップには同一符号を付し、その説明は省略する。図 5 において、ステップ S 2 1 の判定結果が Y E S であると、テーブル呼び出し処理は終了する。他方、ステップ S 2 1 の判定結果が N O であると、ステップ S 2 4 は、ROM 1 2 3 に格納されているローパスフィルタ ( L P F ) の設定を呼び出して、テーブル呼び出し処理 1 1 - 1 は終了する。

## 【 0 0 3 2 】

図 6 は、テーブル呼び出し処理 1 1 - 1 の第 3 実施例を説明するフローチャートである。同図中、図 4 及び図 5 と同一ステップには同一符号を付し、その説明は省略する。図 6 において、ステップ S 2 1 の判定結果が N O であると、ステップ S 2 4 が行われ、次にステップ S 2 3 が行われてから、テーブル呼び出し処理 1 1 - 1 は終了する。

## 【 0 0 3 3 】

図 7 は、電流指示処理 1 1 - 2 の第 1 実施例を説明するフローチャートである。同図中、ステップ 3 1 は、図 4 に示すテーブル呼び出し処理 1 1 - 1 で呼び出されたテーブル開始読み出しアドレスから電流値を読み出し、ステップ S 3 2 は、読み出した電流値に基づいて V C M 1 1 3 に供給する V C M 電流を指示する。ステップ S 3 3 は、テーブルからの電流値の読み出しが終了したか否かを判定し、判定結果が N O であると、ステップ S 3 4 は、テーブルの次の読み出しアドレスをセットして、処理はステップ S 3 1 へ戻る。他方、ステップ S 3 3 の判定結果が Y E S であると、電流指示処理 1 1 - 2 は終了する。

## 【 0 0 3 4 】

図 8 は、電流指示処理 1 1 - 2 の第 2 実施例を説明するフローチャートである

。同図中、図 7 と同一ステップには同一符号を付し、その説明は省略する。ステップ 3 1 は、図 5 又は図 6 に示すテーブル呼び出し処理 1 1 - 1 で呼び出されたテーブル開始読み出しアドレスから電流値を読み出し、ステップ S 3 5 は、読みだされた電流値に対して設定された L P F の演算を行う。従って、ステップ S 3 2 は、L P F の演算結果に基づいて V C M 1 1 3 に供給する V C M 電流を指示する。

#### 【 0 0 3 5 】

従って、図 9 ( A ) に示す初期状態から、図 9 ( B ) に示すように解除動作が行われ、図 9 ( C ) に示すように回路キャリブレーション動作が行われる。又、図 9 ( D ) に示すようにヘッド打ち出し動作が行われ、図 9 ( E ) に示すように速度制御動作が行われ、図 9 ( F ) に示すようにロード動作が完了する。

#### 【 0 0 3 6 】

図 1 0 は、ロード時の V C M 電流を、通常モードとサイレントモードについて示す図である。つまり、図 1 0 ( a ) は通常モードにおける V C M 電流を示し、図 1 0 ( b ) はサイレントモードにおける V C M 電流を示す。図 1 0 中、縦軸は V C M 電流を示し、上方向がアーム 1 1 4 を磁気ディスク 1 1 1 のアウト方向に移動する極性の V C M 電流、下方向がアーム 1 1 4 を磁気ディスク 1 1 1 のインナ方向に移動する極性の V C M 電流を示す。又、図 1 0 中、横軸は時間を任意単位で示す。更に、図 1 0 中、図 9 ( A ) ～図 9 ( F ) の状態に対応する波形部分には、同じ符号 ( A ) ～ ( F ) を付す。通常モードでは、V C M 電流の変化が波形部分 ( B ) ～ ( F ) で図 1 0 ( a ) に示すように急峻であるが、サイレントモードでは、V C M 電流の変化が波形部分 ( B ) ～ ( F ) で図 1 0 ( b ) に示すように緩やかである。

#### 【 0 0 3 7 】

つまり、図 1 0 ( b ) からわかるように、サイレントモードでは、ロード動作の際、アンロード状態に保持されているアーム 1 1 4 を解除する解除動作時、回路キャリブレーション動作時、ヘッド 1 1 5 を磁気ディスク 1 1 1 方向に打ち出すヘッド打ち出し動作時及びヘッド 1 1 5 を磁気ディスク 1 1 1 上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも 1 つにおいて



、VCM113の駆動電流を緩やかに変化するように制御する。

【0038】

更に、サイレントモードでは、ロード動作の際、アンロード状態に保持されているアーム114を解除する解除動作時、回路キャリブレーション動作時、ヘッド115を磁気ディスク111方向に打ち出すヘッド打ち出し動作時及びヘッド115を磁気ディスク111上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも1つにおいて、VCM113の駆動電流を急峻に変化するように制御することで、急峻な変化と緩やかな変化とが混在するようにすることもできる。具体的には、ヘッド打ち出し動作時には、VCM113の駆動電流を急峻に変化するように制御することができる。

【0039】

サイレントモードにおいて、ロード動作の際に上記4つの動作の全てで駆動電流を緩やかに変化させると、機械的な要因に起因する動作バラツキが起こりやすく、メカニカルノイズも大きくなることがあるが、4つの動作の少なくとも1つで駆動電流を緩やかに変化させたり、急峻な変化と緩やかな変化とを混在させることで、このような動作バラツキによるメカニカルノイズが大きくなることを防止可能になる。

【0040】

図11は、LPFのフィルタ特性を説明する図である。同図中、縦軸は振幅を任意単位で示し、横軸は時間を任意単位で示す。LPFを用いてVCM電流の変化を緩やかにする場合、HDD10のメカニカル共振点を避けてフィルタリングを行うことが望ましい。同図では、メカニカル共振点を含むメカニカル共振領域IIを避けて、VCM電流の変化がメカニカル共振点を含まない領域Iに収まるように、LPFのフィルタ特性、即ち、パスバンドを設定する。

【0041】

図12は、通常モードにおけるVCM電流及びメカニカルノイズの関係を示す図である。同図(A)は急峻に変化するVCM電流を示し、縦軸はVCM電流の振幅を任意単位で示し、横軸は時間を任意単位で示す。又、同図(B)は、同図(A)のVCM電流を用いた場合に発生するメカニカルノイズを示し、縦軸は音

(ノイズ)の振幅を任意単位で示し、横軸は時間を任意単位で示す。

【0042】

図13は、サイレントモードにおけるVCM電流及びメカニカルノイズの関係をVCM電流のステップの上限を定めた場合について示す図である。同図(A)は緩やかに変化するVCM電流を示し、縦軸はVCM電流の振幅を任意単位で示し、横軸は時間を任意単位で示す。又、同図(B)は、同図(A)のVCM電流を用いた場合に発生するメカニカルノイズを示し、縦軸は音(ノイズ)の振幅を任意単位で示し、横軸は時間を任意単位で示す。

【0043】

図14は、サイレントモードにおけるVCM電流及びメカニカルノイズの関係をVCM電流をLPFに通した場合について示す図である。同図(A)は緩やかに変化するVCM電流を示し、縦軸はVCM電流の振幅を任意単位で示し、横軸は時間を任意単位で示す。又、同図(B)は、同図(A)のVCM電流を用いた場合に発生するメカニカルノイズを示し、縦軸は音(ノイズ)の振幅を任意単位で示し、横軸は時間を任意単位で示す。

【0044】

図15は、サイレントモードにおけるVCM電流及びメカニカルノイズの関係をVCM電流のステップの上限を定め、且つ、LPFを通した場合について示す図である。同図(A)は緩やかに変化するVCM電流を示し、縦軸はVCM電流の振幅を任意単位で示し、横軸は時間を任意単位で示す。又、同図(B)は、同図(A)のVCM電流を用いた場合に発生するメカニカルノイズを示し、縦軸は音(ノイズ)の振幅を任意単位で示し、横軸は時間を任意単位で示す。

【0045】

図11～図15からもわかるように、サイレントモードにおいて、VCM電流のステップの上限を定め、且つ、LPFを通した場合、メカニカルノイズを実質的に除去することができる。

【0046】

図16は、通常モードのロード時におけるVCM電流及びメカニカルノイズの関係を示す図である。又、図17は、サイレントモードのロード時におけるVC

M電流及びメカニカルノイズの関係を示す図である。図16及び図17中、(A)はVCM電流の振幅の時間に対する変化を任意単位で示し、(B)は(A)のVCM電流を用いた場合に発生するメカニカルノイズの振幅の時間に対する変化を任意単位で示す。図16及び図17との比較からもわかるように、サイレントモードにおいては、VCM電流の変化が緩やかであるため、メカニカルノイズの発生が抑えられ、実質的に除去することができる。

#### 【0047】

次に、本実施例のアンロード時の動作を、図18～図22と共に説明する。図18は、アンロード時の動作を説明するためのフローチャートである。図18に示す処理は、図2に示すMPU124により実行される。図18中、図6及び図8と同一ステップには同一符号を付し、その説明は省略する。又、図19は、アンロード時の磁気ヘッド115の位置を説明する図であり、説明の便宜上、アーム114の図示は省略する。図19(A)においてのみランプ機構116の詳細を示すが、図9(A)で示したように、ランプ機構116は、第1の傾斜部分116-1、水平部分116-2、第2の傾斜部分116-3、パーキングエリア116-4及び終端壁116-5からなる。図19(A)～(F)では、現在の磁気ヘッド115の位置を■印で示し、移動前の磁気ヘッド115の位置を□印で示す。

#### 【0048】

初期状態では、図19(A)に示すように、磁気ヘッド115が磁気ディスク111上の任意のトラック上にある。そこで、アンロード動作を行う場合には、図19(B)に示すように、先ず磁気ヘッド115を磁気ディスク111上の任意のトラックから特定トラック(シリンダ)へシーク動作させ、この特定トラックからアンロード動作を開始する。

#### 【0049】

図18において、ステップS41は、VCM113に適切なVCM電流を供給することで、磁気ヘッド115を磁気ディスク111上の特定トラックへシーク動作させる。ステップS42は、シーク動作が完了したか否かを判定し、判定結果がNOであると、処理はステップS41へ戻る。他方、ステップS42の判定

結果がYESであると、ステップS43は、速度制御時間のカウントを開始し、ステップS44は、図3に示すステップS4と同様の速度制御動作を行い、アーム114が確実にランプ機構116の第1の傾斜部分116-1を乗り越えて、水平部分116-2を介してパーキングエリア116-4に到達するようにVCM電流を制御する。ステップS45は、速度制御時間のカウント開始から一定時間が経過したか否かを判定し、判定結果がNOであると、処理はステップS44へ戻る。他方、ステップS45の判定結果がYESであると、処理はステップST1へ進み、ステップST2を実行した後に処理は終了する。

## 【0050】

図18では、説明の便宜上、ステップST1が図6に示すテーブル呼び出し処理の第3実施例と同様の場合を示すが、図4又は図5に示すテーブル呼び出し処理の第1又は第2実施例を採用しても良い。又、ステップST2も、図8に示す電流指示処理の第2実施例と同様の場合を示すが、ステップST1に図4に示すテーブル呼び出し処理を採用する場合には、図7に示す電流指示処理の第1実施例を採用しても良い。

## 【0051】

従って、図19(A)に示す初期状態から、図19(B)に示すように特定トラックへのシーク動作が行われ、図19(C)に示すように速度制御動作が行われる。又、図19(D)に示すようにアーム114がパーキングエリア116-4の終端壁116-5に突き当たり、図19(E)に示すようにアーム114を終端壁116-5に押し付けるようなVCM電流が供給され、図19(F)に示すようにアーム114がマグネットキャッチにより保持されてアンロード動作が完了する。

## 【0052】

図20は、アンロード時のVCM電流を、通常モードとサイレントモードについて示す図である。つまり、図20(a)は通常モードにおけるVCM電流を示し、図20(b)はサイレントモードにおけるVCM電流を示す。図20中、縦軸はVCM電流を示し、上方向がアーム114を磁気ディスク111のアウト方向に移動する極性のVCM電流、下方向がアーム114を磁気ディスク111の

インナ方向に移動する極性のVCM電流を示す。又、図20中、横軸は時間を任意単位で示す。更に、図20中、図19(A)～図19(F)の状態に対応する波形部分には、同じ符号(A)～(F)を付す。通常モードでは、VCM電流の変化が波形部分(F)で図20(a)に示すように急峻であるが、サイレントモードでは、VCM電流の変化が波形部分(F)で図20(b)に示すように緩やかである。

## 【0053】

図21は、通常モードのアンロード時におけるVCM電流及びメカニカルノイズの関係を示す図である。又、図22は、サイレントモードのアンロード時におけるVCM電流及びメカニカルノイズの関係を示す図である。図21及び図22中、(A)はVCM電流の振幅の時間に対する変化を任意単位で示し、(B)は(A)のVCM電流を用いた場合に発生するメカニカルノイズの振幅の時間に対する変化を任意単位で示す。図21及び図22との比較からもわかるように、サイレントモードにおいては、VCM電流の変化が緩やかであるため、メカニカルノイズの発生が抑えられ、実質的に除去することができる。

## 【0054】

このように、本実施例によれば、アンロード時にも、ロード時の場合と同様に、メカニカルノイズの発生を効果的に抑えることができる。

## 【0055】

尚、メカニカルノイズの発生を抑えるためにVCM電流の変化を緩やかにする制御は、ロード時及びアンロード時の少なくとも一方で行っても良いことは、言うまでもない。

## 【0056】

又、本実施例では、LUL切替スイッチ130により、HDD10をメカニカルノイズの発生を抑制するサイレントモード又は通常モードに切替設定可能な構成としている。しかし、常にサイレントモードで動作するようにHDD10を設計する場合には、LUL切替スイッチ130を設ける必要はなく、図3～図6及び図18におけるステップS6、ステップS7、ステップS21及びステップS22は省略可能である。この場合、図3に示すステップS5の判定結果がNOで

あると、周知の方法でエラー通知を行っても、ステップ S 6 を実行してから処理をステップ S 1 へ戻すようにしても良い。

【 0 0 5 7 】

尚、HDD 1 0 をサイレントモード又は通常モードに切替設定可能な構成とした場合、ユーザの用途に応じてモードが選定可能であり、便利であると共に、HDD 1 0 を構成する部品のメカニカル精度のバラツキ等によりロード／アンロード動作が例えば所定回数連続して失敗しても、サイレントモードから通常モードへ切替えることで、ロード／アンロード動作を確実に実行するという利点がある。

【 0 0 5 8 】

更に、サイレントモード又は通常モードへの切替設定は、LUL切替スイッチ 1 3 0 により行う方法に限定されず、例えばHDD 1 0 の動作モードに応じて自動的に選択するようにしても良い。つまり、ロード／アンロード動作が頻繁に行われる動作モードではサイレントモードを自動的に選択し、ロード／アンロード動作がそれ程頻繁に行われない動作モードでは通常モードを自動的に選択する構成としても良い。

【 0 0 5 9 】

上記実施例では、磁気ディスク 1 1 1 はハードディスクであるが、磁気ディスクはハードディスクに限定されない。又、本発明の適用は磁気ディスク装置に限らず、所謂ランプロード／アンロード機構を備えた記憶装置であれば、光ディスク装置や光磁気ディスク装置等であっても適用可能であり、記録媒体も磁気ディスクに限定されない。

【 0 0 6 0 】

尚、本発明は、以下に付記する発明をも包含するものである。

【 0 0 6 1 】

(付記 1) ランプロード／アンロード機構によりアームに設けられたヘッドを記録媒体に対してロード／アンロードするロード／アンロード動作を制御するロード／アンロード動作制御方法であって、

前記アームを駆動する駆動部に供給する駆動電流を、ロード動作及びアンロード動作のうち少なくとも一方の際に、緩やかに変化するように制御する制御工程

を含むことを特徴とする、ロード／アンロード動作制御方法。

【 0 0 6 2 】

（付記 2） 前記制御工程は、前記ロード動作の際、アンロード状態に保持されている前記アームを解除する解除動作時、回路キャリブレーション動作時、前記ヘッドを前記記録媒体方向に打ち出すヘッド打ち出し動作時及び前記ヘッドを前記記録媒体上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも 1 つにおいて、前記駆動電流を緩やかに変化するように制御することを特徴とする、（付記 1）記載のロード／アンロード動作制御方法。

【 0 0 6 3 】

（付記 3） 前記制御工程は、前記アンロード動作の完了の際、前記駆動電流を緩やかに変化するように制御することを特徴とする、（付記 1）又は（付記 2）記載のロード／アンロード動作制御方法。

【 0 0 6 4 】

（付記 4） 前記制御工程は、前記駆動電流を予め決められた変化量を超えないようなステップで変化させることを特徴とする、（付記 1）～（付記 3）のいずれか 1 項記載のロード／アンロード動作制御方法。

【 0 0 6 5 】

（付記 5） 前記制御工程は、前記駆動電流の変化をローパスフィルタを用いて緩やかにすることを特徴とする、（付記 1）～（付記 3）のいずれか 1 項記載のロード／アンロード動作制御方法。

【 0 0 6 6 】

（付記 6） 前記制御工程は、前記駆動電流をローパスフィルタを用いると共に予め決められた変化量を超えないようなステップで変化させることを特徴とする、（付記 1）～（付記 3）のいずれか 1 項記載のロード／アンロード動作制御方法。

【 0 0 6 7 】

（付記 7） 前記制御工程は、サイレントモードにおいてのみ前記駆動電流が緩やかに変化するように制御することを特徴とする、（付記 1）～（付記 6）のいずれか 1 項記載のロード／アンロード動作制御方法。

## 【 0 0 6 8 】

(付記 8) サイレントモード及び通常モードを判別するモード判別工程を更に含み、前記制御工程は、前記モード判別工程が通常モードを判別すると前記駆動電流が急峻に変化するように制御することを特徴とする、(付記 1) ～ (付記 7) のいずれか 1 項記載のロード／アンロード動作制御方法。

## 【 0 0 6 9 】

(付記 9) 前記制御工程は、前記ロード動作の際、アンロード状態に保持されている前記アームを解除する解除動作時、回路キャリブレーション動作時、前記ヘッドを前記記録媒体方向に打ち出すヘッド打ち出し動作時及び前記ヘッドを前記記録媒体上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも 1 つにおいて、前記駆動電流を急峻に変化するように制御することを特徴とする、(付記 2) 記載のロード／アンロード動作制御方法。

## 【 0 0 7 0 】

(付記 1 0) 前記制御工程は、前記ロード動作の際、前記ヘッド打ち出し動作時に前記駆動電流を急峻に変化するように制御することを特徴とする、(付記 9) 記載のロード／アンロード動作制御方法。

## 【 0 0 7 1 】

(付記 1 1) ランプロード／アンロード動作により、アームを駆動する駆動部により前記アームに設けられたヘッドを記録媒体に対してロード／アンロードするロード／アンロード機構と、

前記駆動部に供給する駆動電流を、ロード動作及びアンロード動作のうち少なくとも一方の際に、緩やかに変化するように制御する制御手段とを備えたことを特徴とする、記憶装置。

## 【 0 0 7 2 】

(付記 1 2) 前記制御手段は、前記ロード動作の際、アンロード状態に保持されている前記アームを解除する解除動作時、回路キャリブレーション動作時、前記ヘッドを前記記録媒体方向に打ち出すヘッド打ち出し動作時及び前記ヘッドを前記記録媒体上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも 1 つにおいて、前記駆動電流を緩やかに変化するように制御す



ることを特徴とする、（付記 1 1）記載の記憶装置。

【 0 0 7 3 】

（付記 1 3） 前記制御手段は、前記アンロード動作の完了の際、前記駆動電流を緩やかに変化するように制御することを特徴とする、（付記 1 1）又は（付記 1 2）記載の記憶装置。

【 0 0 7 4 】

（付記 1 4） 前記制御手段は、前記駆動電流を予め決められた変化量を超えないようなステップで変化させることを特徴とする、（付記 1 1）～（付記 1 3）のいずれか 1 項記載の記憶装置。

【 0 0 7 5 】

（付記 1 5） 前記制御手段は、前記駆動電流の変化をローパスフィルタを用いて緩やかにすることを特徴とする、（付記 1 1）～（付記 1 3）のいずれか 1 項記載の記憶装置。

【 0 0 7 6 】

（付記 1 6） 前記制御手段は、前記駆動電流をローパスフィルタを用いると共に予め決められた変化量を超えないようなステップで変化させることを特徴とする、（付記 1 1）～（付記 1 3）のいずれか 1 項記載の記憶装置。

【 0 0 7 7 】

（付記 1 7） 前記制御手段は、前記電流の変化が記憶装置のメカニカル共振点を含まない領域に収まるようなフィルタ特性を有することを特徴とする、（付記 1 5）又は（付記 1 6）記載の記憶装置。

【 0 0 7 8 】

（付記 1 8） 前記制御手段は、サイレントモードにおいてのみ前記駆動電流が緩やかに変化するように制御することを特徴とする、（付記 1 1）～（付記 1 7）のいずれか 1 項記載の記憶装置。

【 0 0 7 9 】

（付記 1 9） サイレントモード及び通常モードを判別するモード判別手段を更に備え、前記制御手段は、前記モード判別手段が通常モードを判別すると前記駆動電流が急峻に変化するように制御することを特徴とする、（付記 1 1）～

(付記 1 8) のいずれか 1 項記載の記憶装置。

【0 0 8 0】

(付記 2 0) 前記制御手段は、前記ロード動作の際、アンロード状態に保持されている前記アームを解除する解除動作時、回路キャリブレーション動作時、前記ヘッドを前記記録媒体方向に打ち出すヘッド打ち出し動作時及び前記ヘッドを前記記録媒体上の所望トラックにロードする際の速度を制御する速度制御動作時の少なくとも 1 つにおいて、前記駆動電流を急峻に変化するように制御することを特徴とする、(付記 1 2) 記載の記憶装置。

【0 0 8 1】

(付記 2 1) 前記制御手段は、前記ロード動作の際、前記ヘッド打ち出し動作時に前記駆動電流を急峻に変化するように制御することを特徴とする、(付記 2 0) 記載の記憶装置。

【0 0 8 2】

以上、本発明を実施例により説明したが、本発明は上記実施例に限定されるものではなく、種々の変形及び改良が可能であることは、言うまでもない。

【0 0 8 3】

【発明の効果】

本発明によれば、ロード／アンロード時のメカニカルノイズの発生を抑制することの可能なロード／アンロード動作制御方法及び記憶装置を実現できる。

【図面の簡単な説明】

【図 1】

本発明になる記憶装置の一実施例を示す図である。

【図 2】

記憶装置の回路構成を示すブロック図である。

【図 3】

ロード時の動作を説明するためのフローチャートである。

【図 4】

テーブル呼び出し処理の第 1 実施例を説明するフローチャートである。

【図 5】

テーブル呼び出し処理の第 2 実施例を説明するフローチャートである。

【図 6】

テーブル呼び出し処理の第 3 実施例を説明するフローチャートである。

【図 7】

電流指示処理の第 1 実施例を説明するフローチャートである。

【図 8】

電流指示処理の第 2 実施例を説明するフローチャートである。

【図 9】

ロード時の磁気ヘッドの位置を説明する図である。

【図 1 0】

ロード時の VCM 電流を、通常モードとサイレントモードについて示す図である。

【図 1 1】

L P F のフィルタ特性を説明する図である。

【図 1 2】

通常モードにおける VCM 電流及びメカニカルノイズの関係を示す図である。

【図 1 3】

サイレントモードにおける VCM 電流及びメカニカルノイズの関係を VCM 電流のステップの上限を定めた場合について示す図である。

【図 1 4】

サイレントモードにおける VCM 電流及びメカニカルノイズの関係を VCM 電流を L P F と通した場合について示す図である。

【図 1 5】

サイレントモードにおける VCM 電流及びメカニカルノイズの関係を VCM 電流のステップの上限を定め、且つ、L P F を通した場合について示す図である。

【図 1 6】

通常モードのロード時における VCM 電流及びメカニカルノイズの関係を示す図である。

【図 1 7】

サイレントモードのロード時におけるVCM電流及びメカニカルノイズの関係を  
示す図である。

【図 1 8】

アンロード時の動作を説明するためのフローチャートである。

【図 1 9】

アンロード時の磁気ヘッドの位置を説明する図である。

【図 2 0】

アンロード時のVCM電流を、通常モードとサイレントモードについて示す図  
である。

【図 2 1】

通常モードのアンロード時におけるVCM電流及びメカニカルノイズの関係を  
示す図である。

【図 2 2】

サイレントモードのアンロード時におけるVCM電流及びメカニカルノイズの  
関係を示す図である。

【符号の説明】

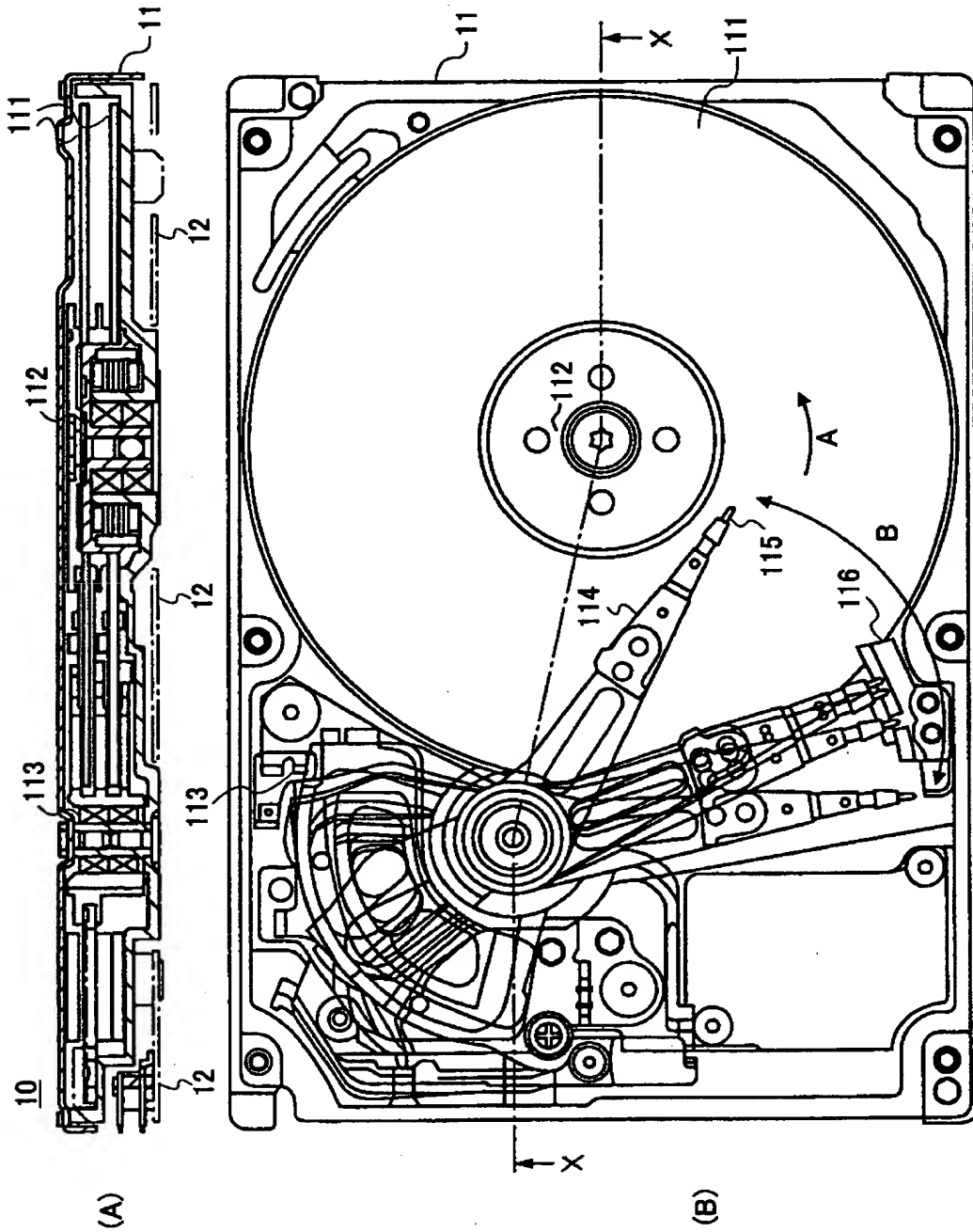
1 1	D E
1 2	P C A
1 1 3	V C M
1 1 5	磁気ヘッド
1 1 6	ランプ機構
1 1 7	ヘッド I C
1 2 1	H D C
1 2 2	R A M
1 2 4	M P U
1 2 5	R W C
1 2 6	S V C

【書類名】

図面

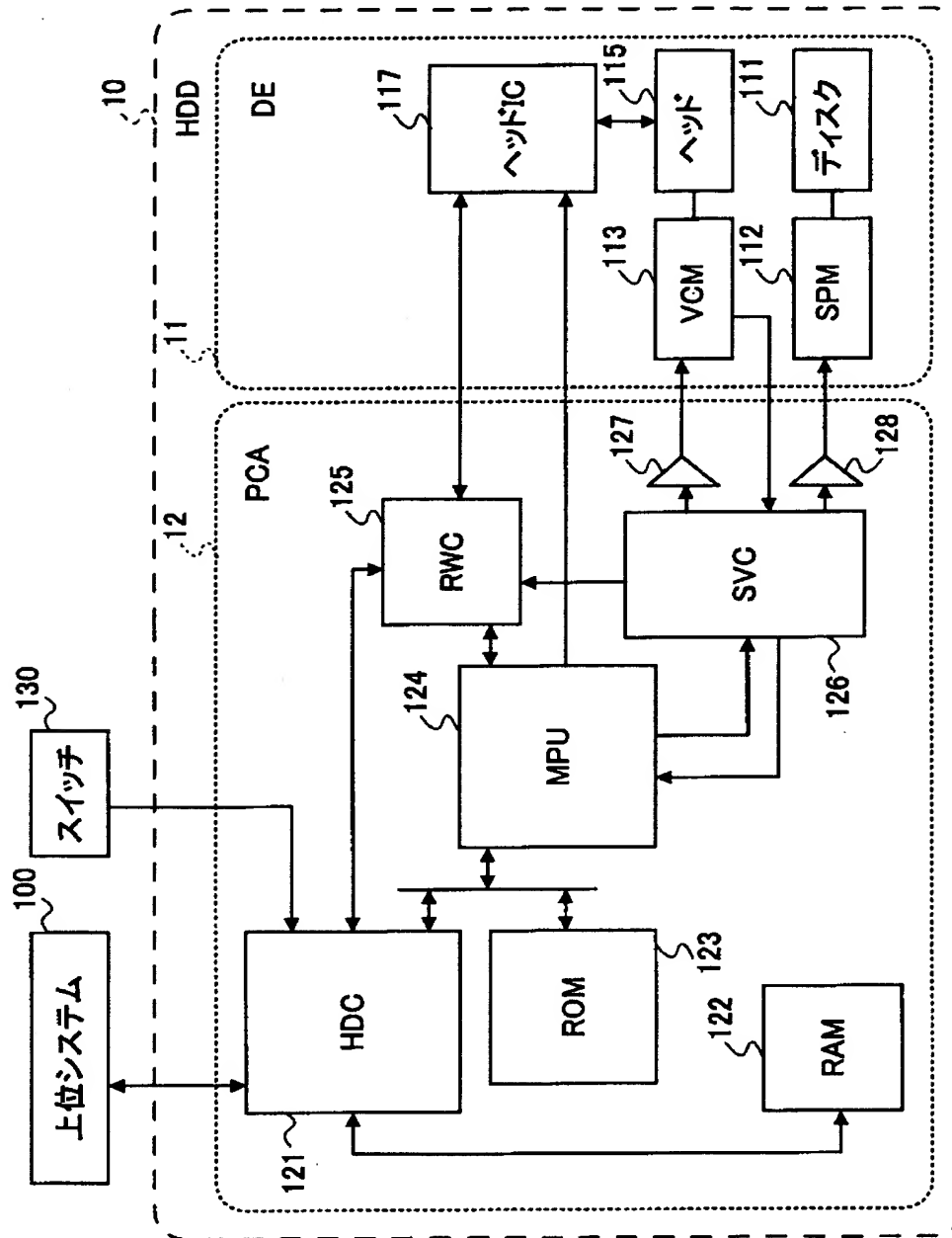
【図 1】

本発明になる記憶装置の一実施例を示す図



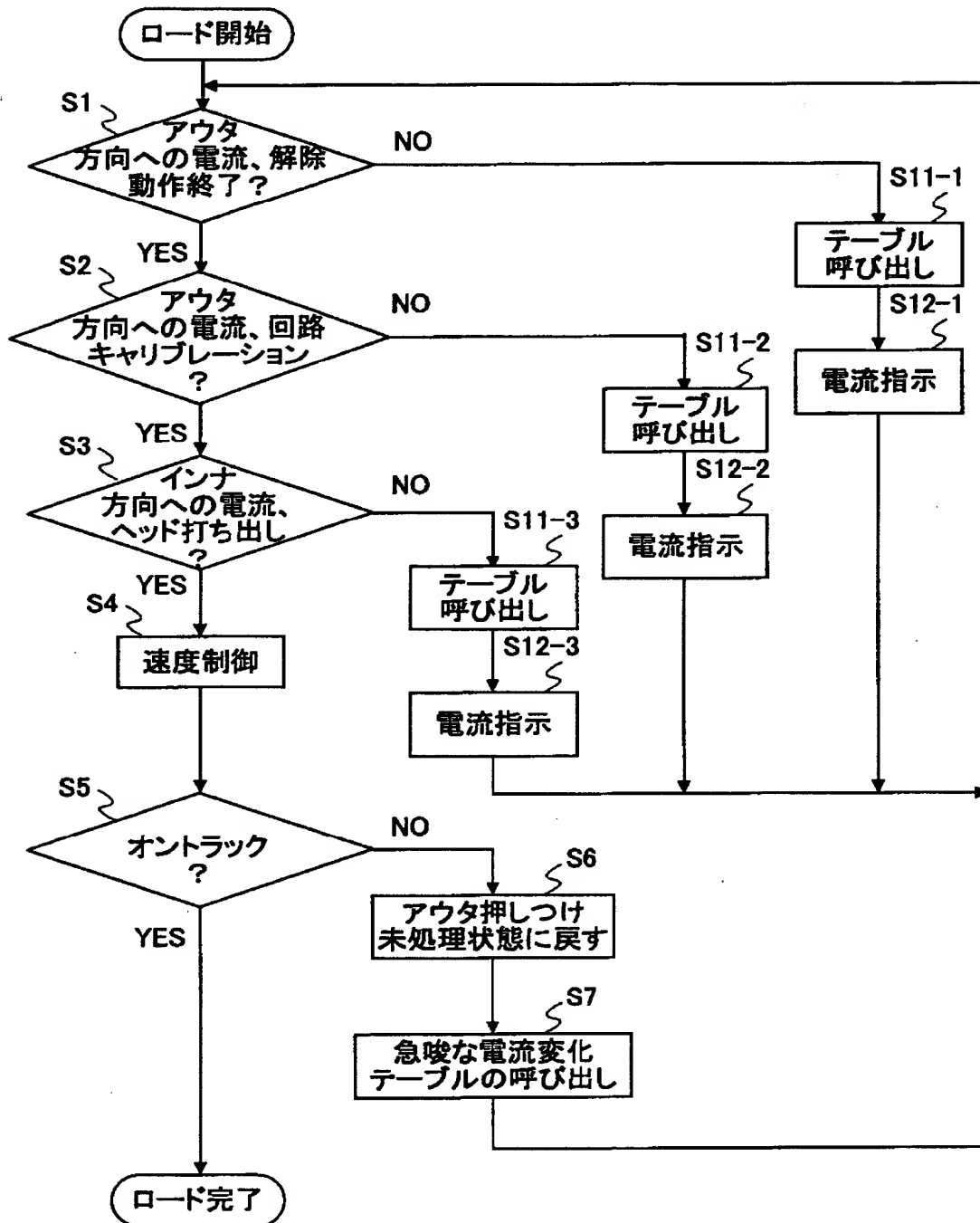
【図 2】

記憶装置の回路構成を示すブロック図



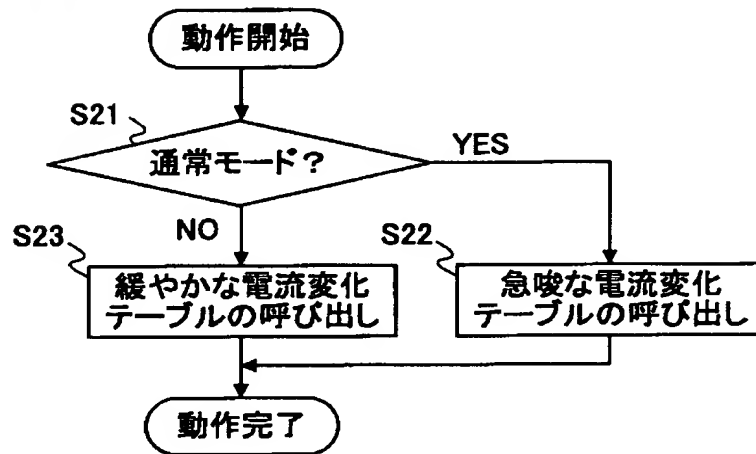
【図 3】

ロード時の動作を説明するためのフローチャート



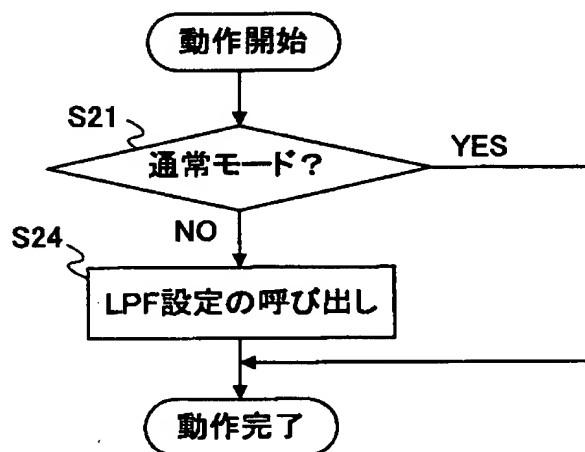
【図 4】

テーブル呼び出し処理の第1実施例を説明するフローチャート



【図 5】

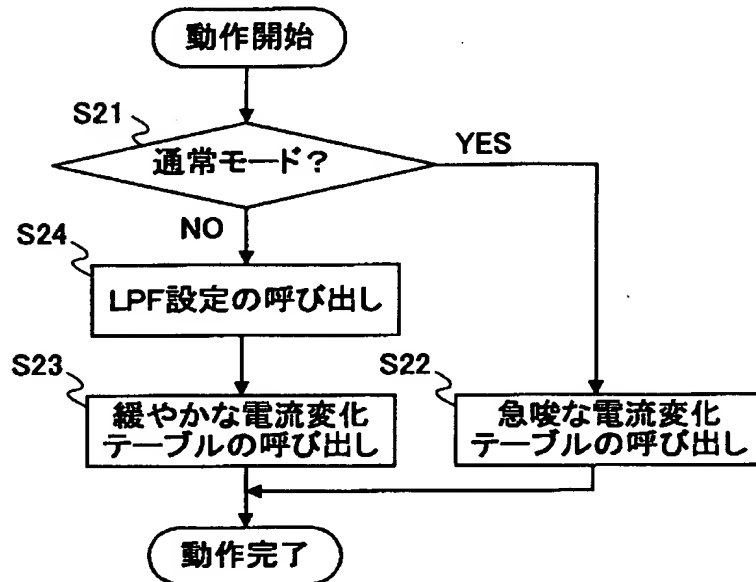
テーブル呼び出し処理の第2実施例を説明するフローチャート





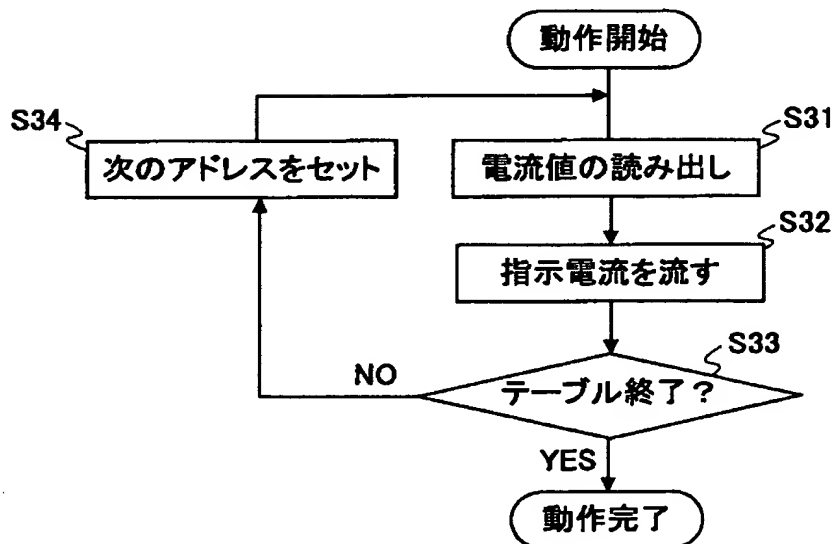
【図 6】

テーブル呼び出し処理の第3実施例を説明するフローチャート



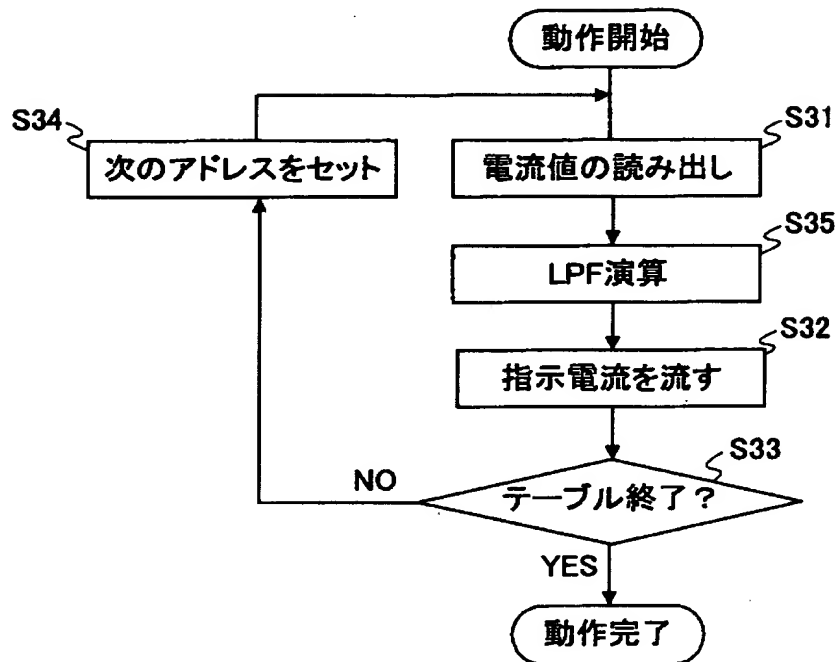
【図 7】

電流指示処理の第1実施例を説明するフローチャート



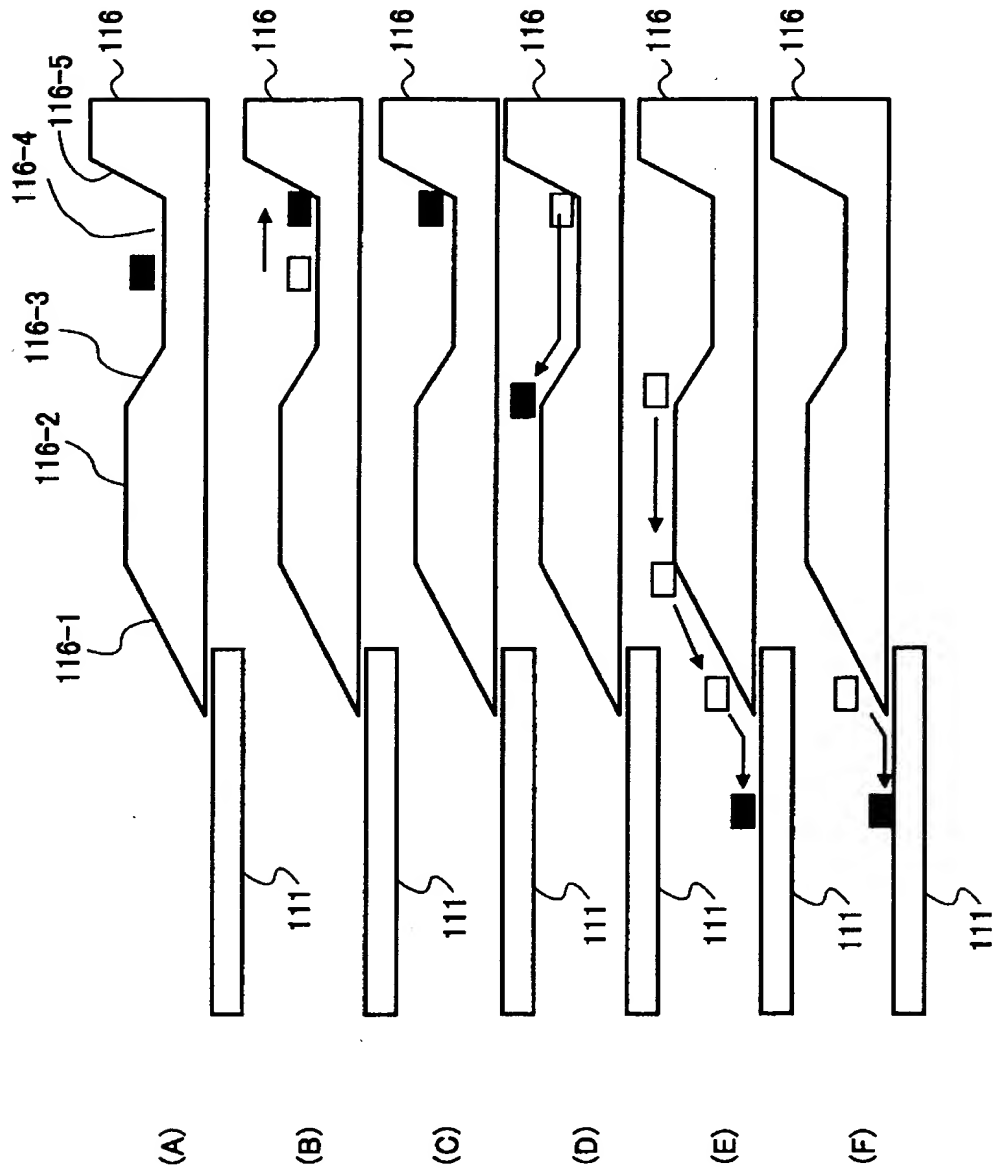
【図 8】

電流指示処理の第2実施例を説明するフローチャート



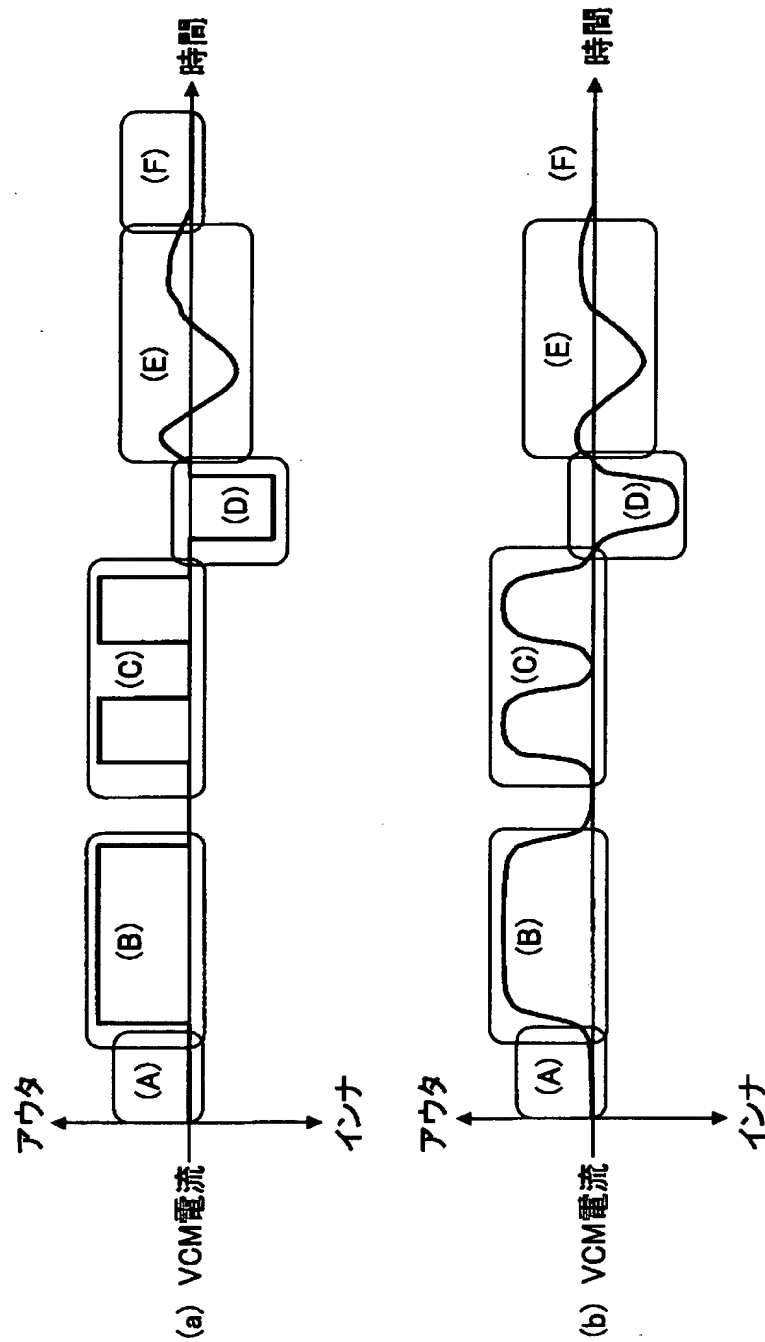
【図 9】

ロード時の磁気ヘッドの位置を説明する図



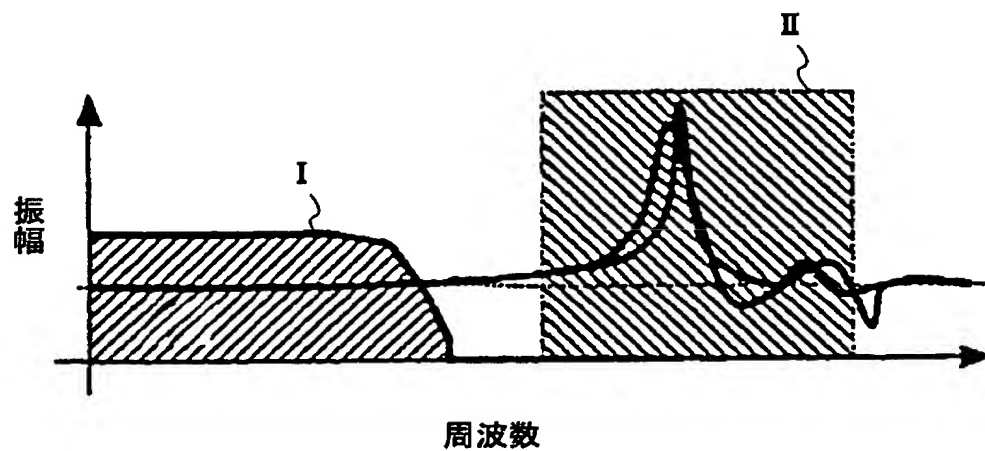
【図 1 0】

ロード時のVCM電流を、通常モードとサイレントモードについて示す図



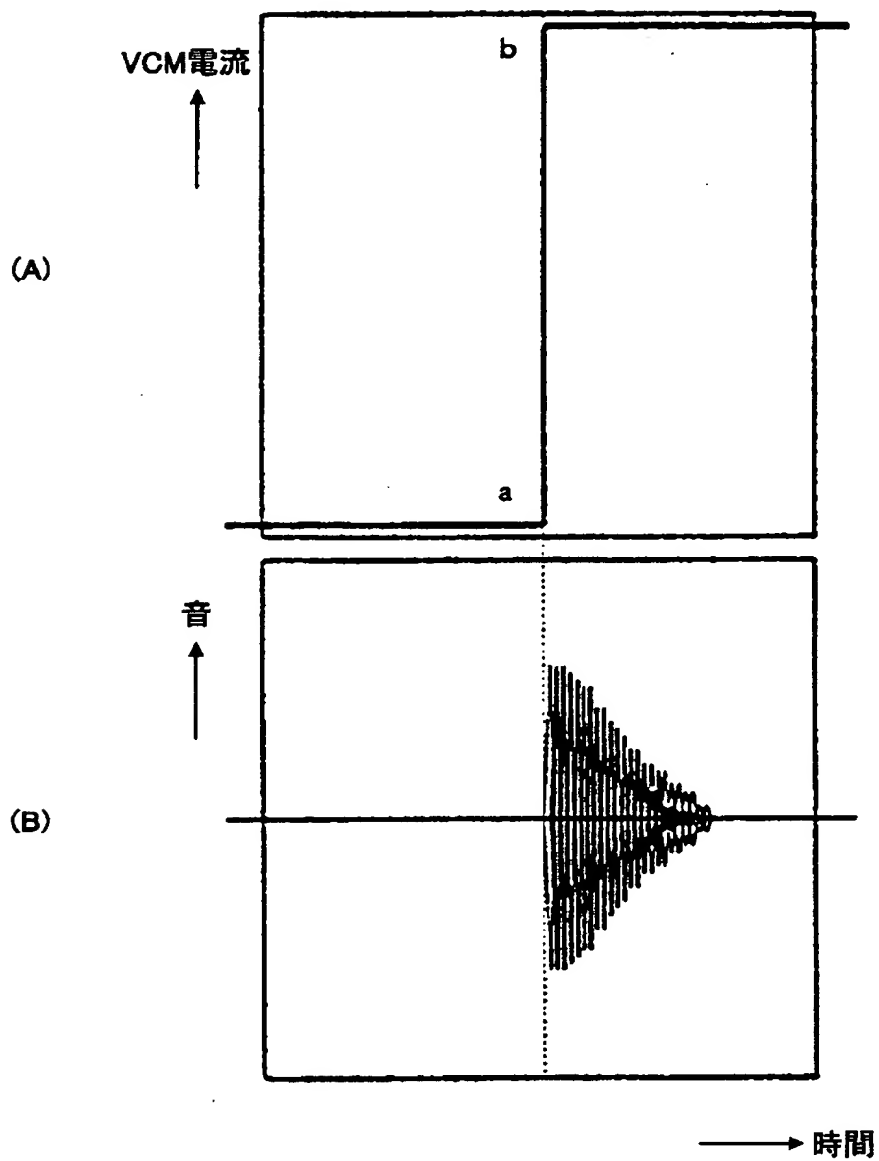
【図 1 1】

LPFのフィルタ特性を説明する図



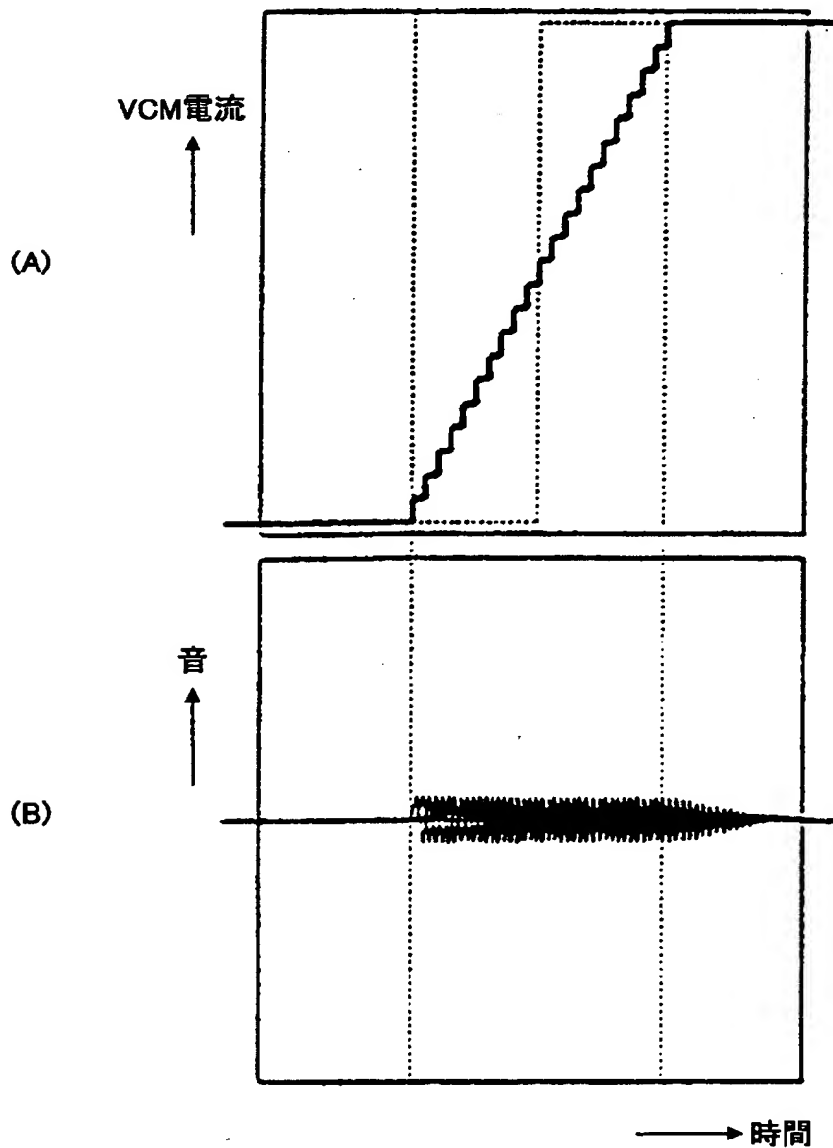
【図 1 2】

通常モードにおけるVCM電流及びメカニカルノイズの関係を示す図



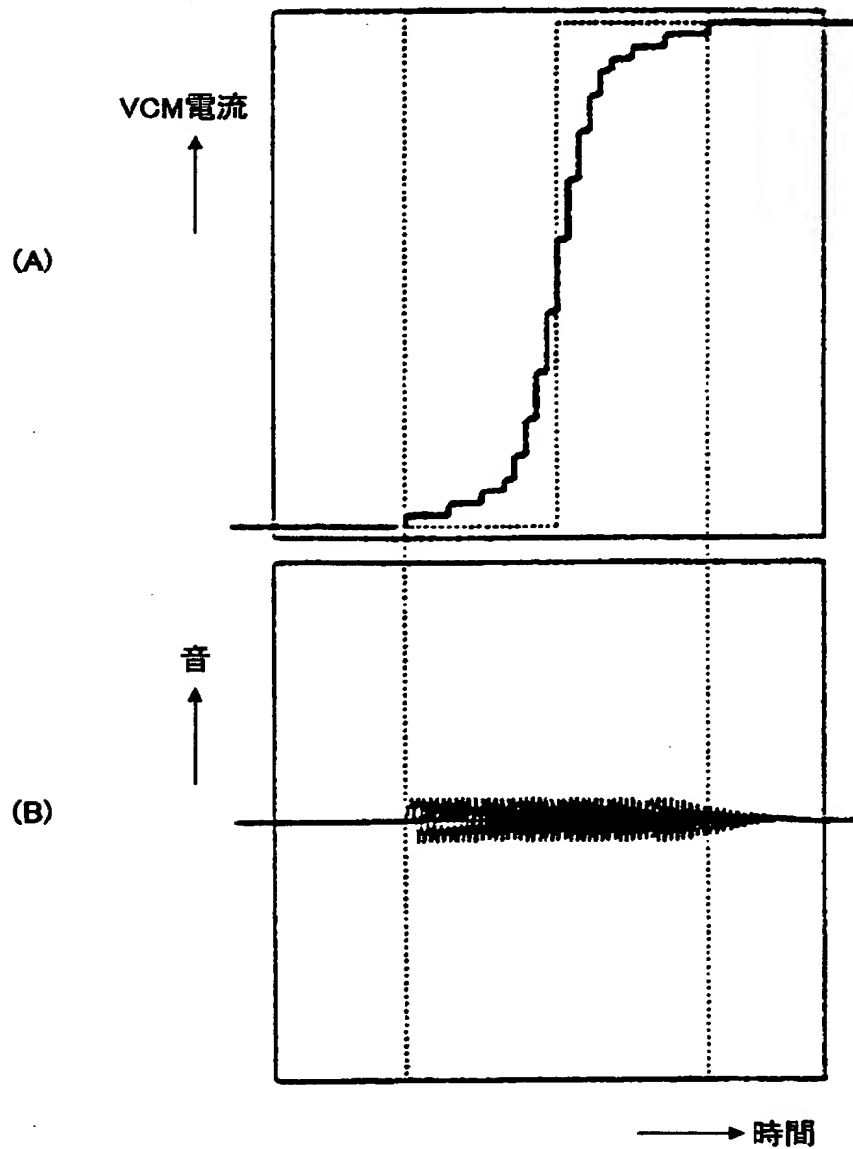
【図 1 3】

サイレントモードにおけるVCM電流及びメカニカルノイズの関係を  
VCM電流のステップの上限を定めた場合について示す図



【図 1 4】

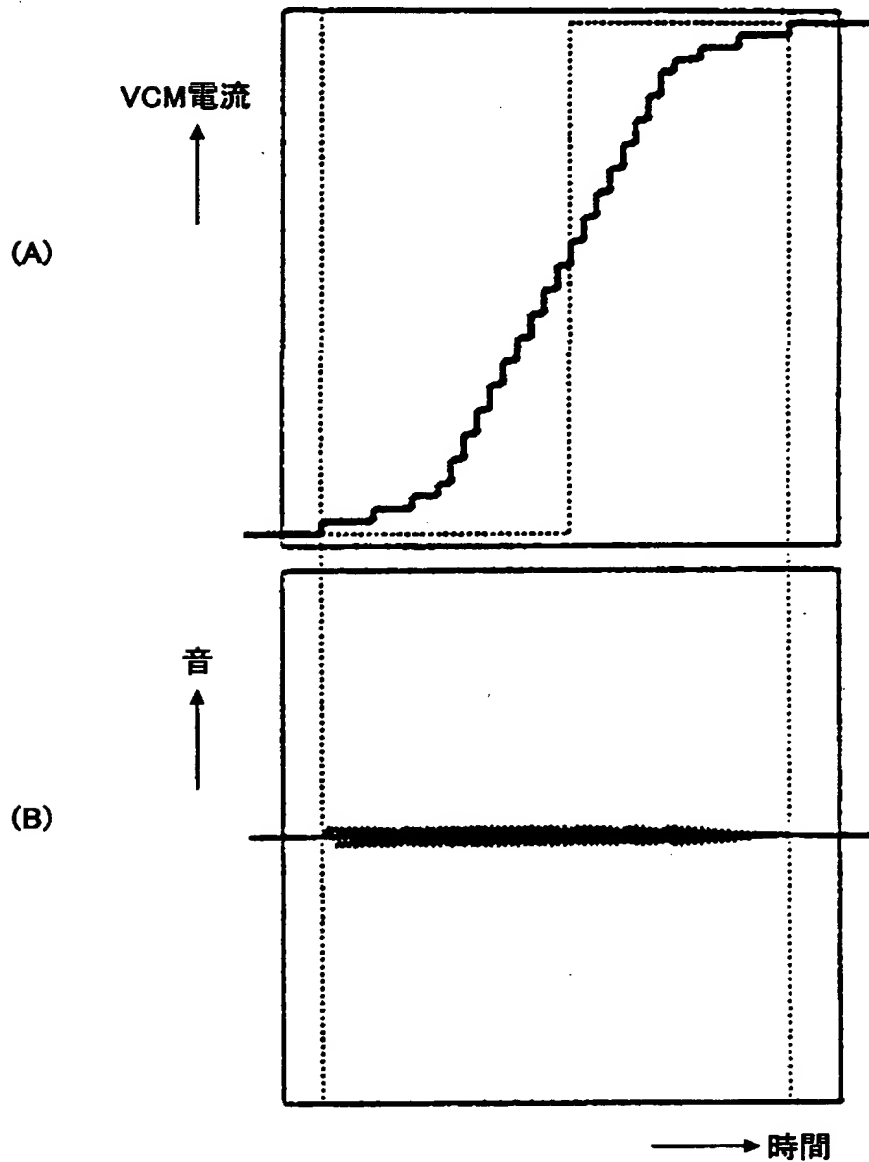
サイレントモードにおけるVCM電流及びメカニカルノイズの関係を  
VCM電流をLPFと通した場合について示す図





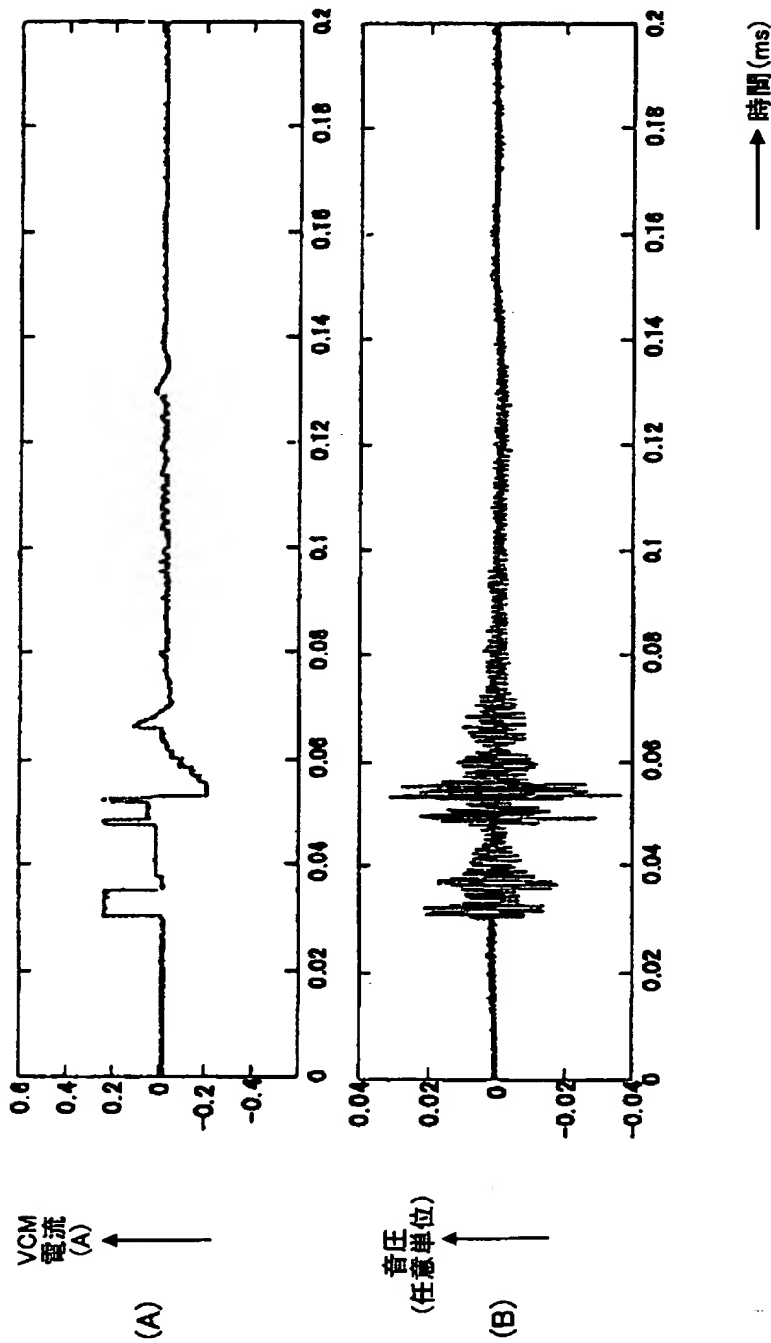
【図 1 5】

サイレントモードにおけるVCM電流及び  
メカニカルノイズの関係をVCM電流のステップの上限を定め、  
且つ、LPFを通した場合について示す図



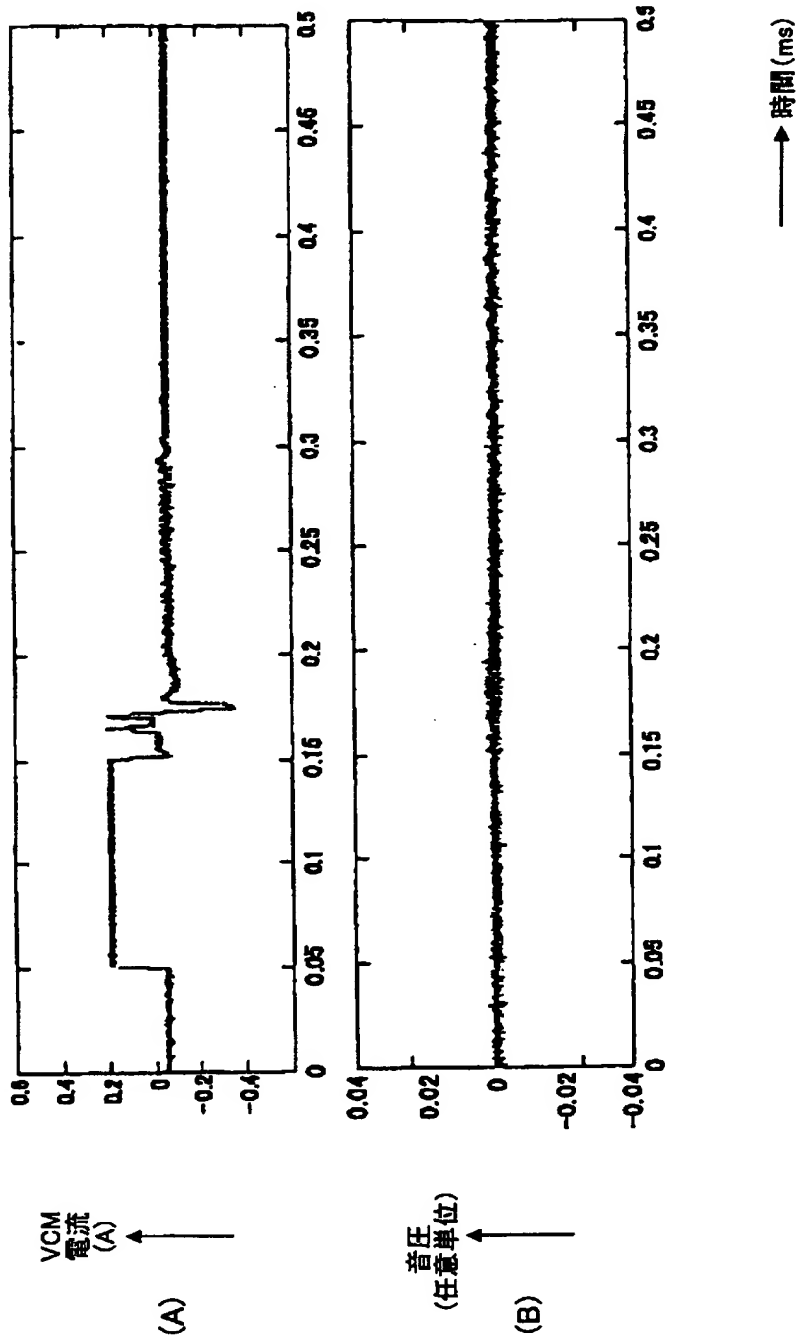
【図16】

通常モードのロード時におけるVCM電流  
及びメカニカルノイズの関係を示す図



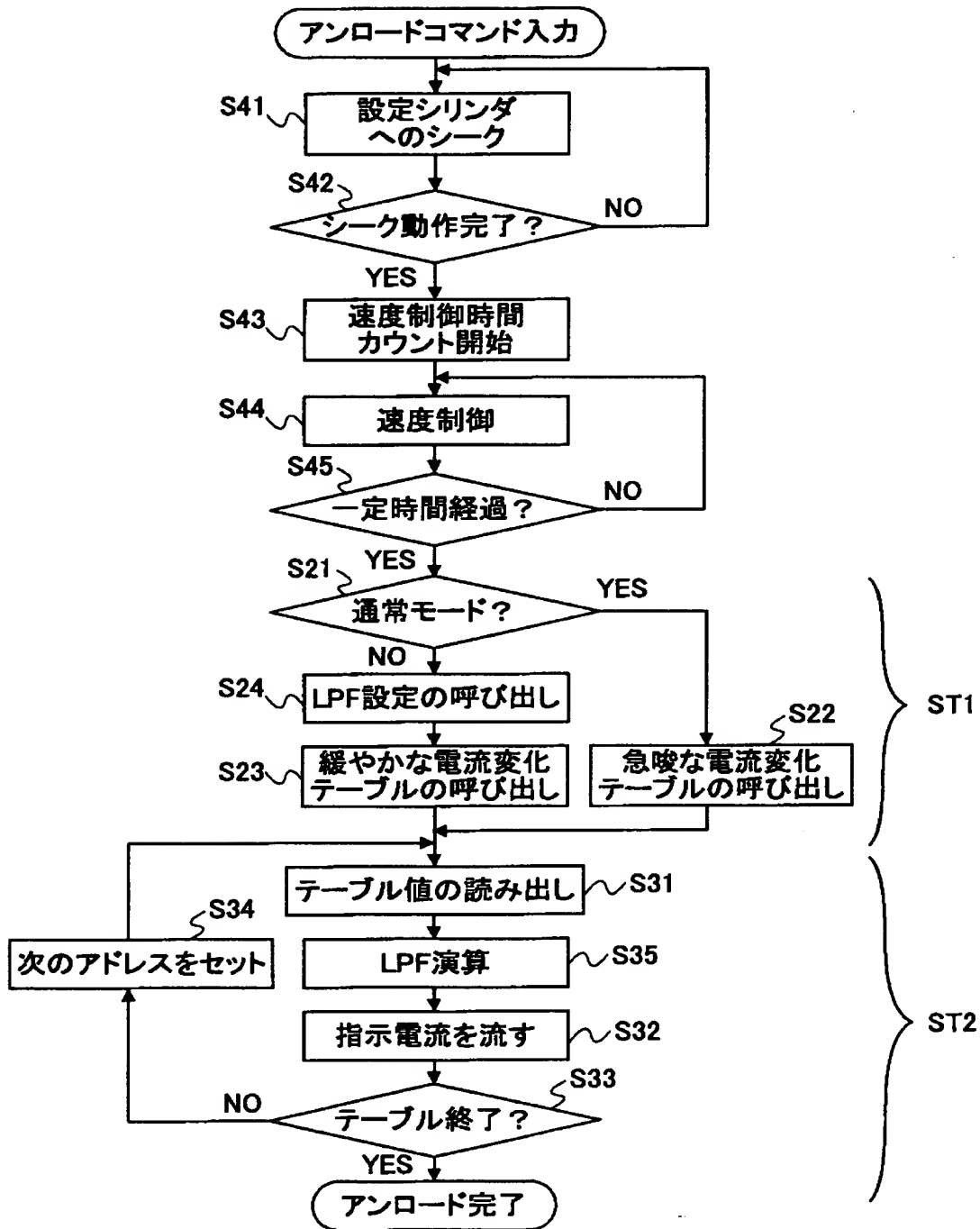
【図 17】

サイレントモードのロード時におけるVCM電流  
及びメカニカルノイズの関係を示す図



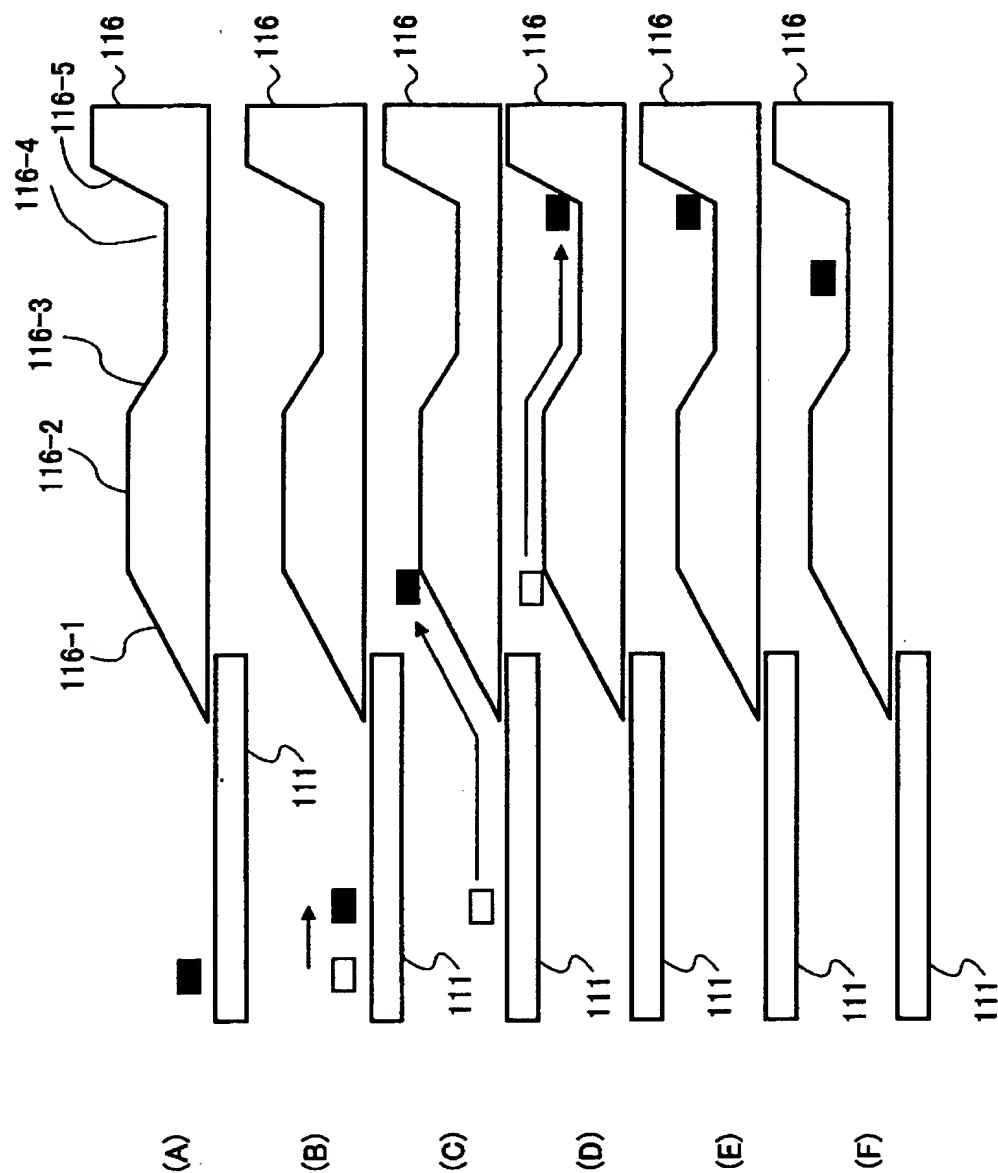
【図 1 8】

アンロード時の動作を説明するためのフローチャート



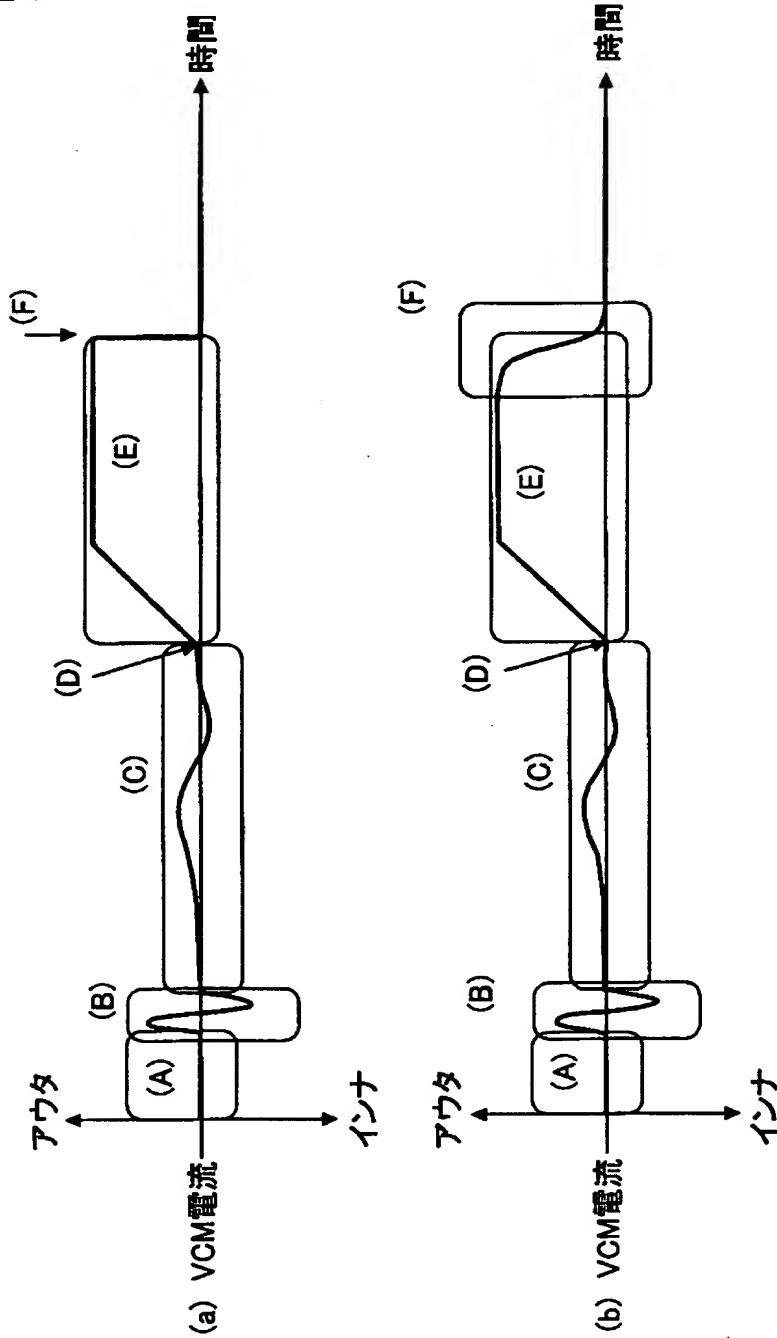
【図 19】

### アンロード時の磁気ヘッドの位置を説明する図



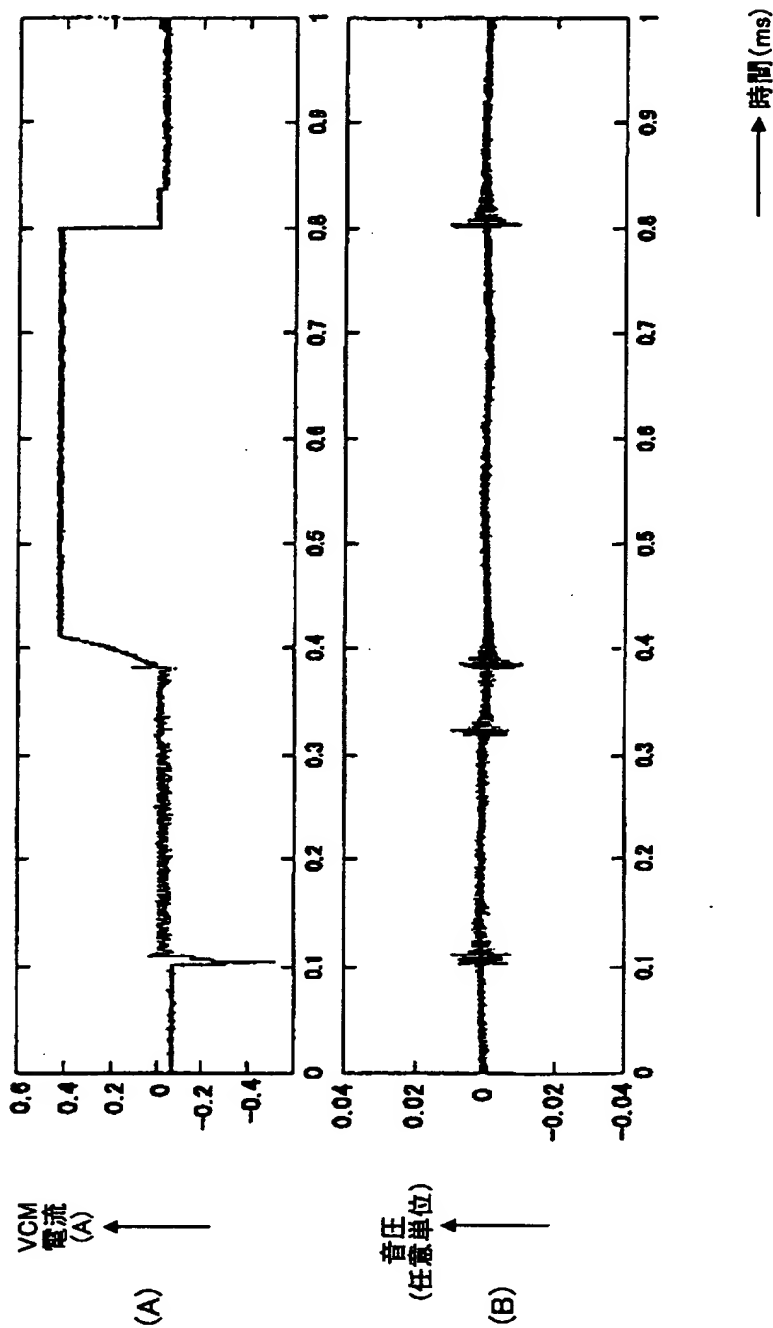
【図20】

アンロード時のVCM電流を、  
通常モードとサイレントモードについて示す図



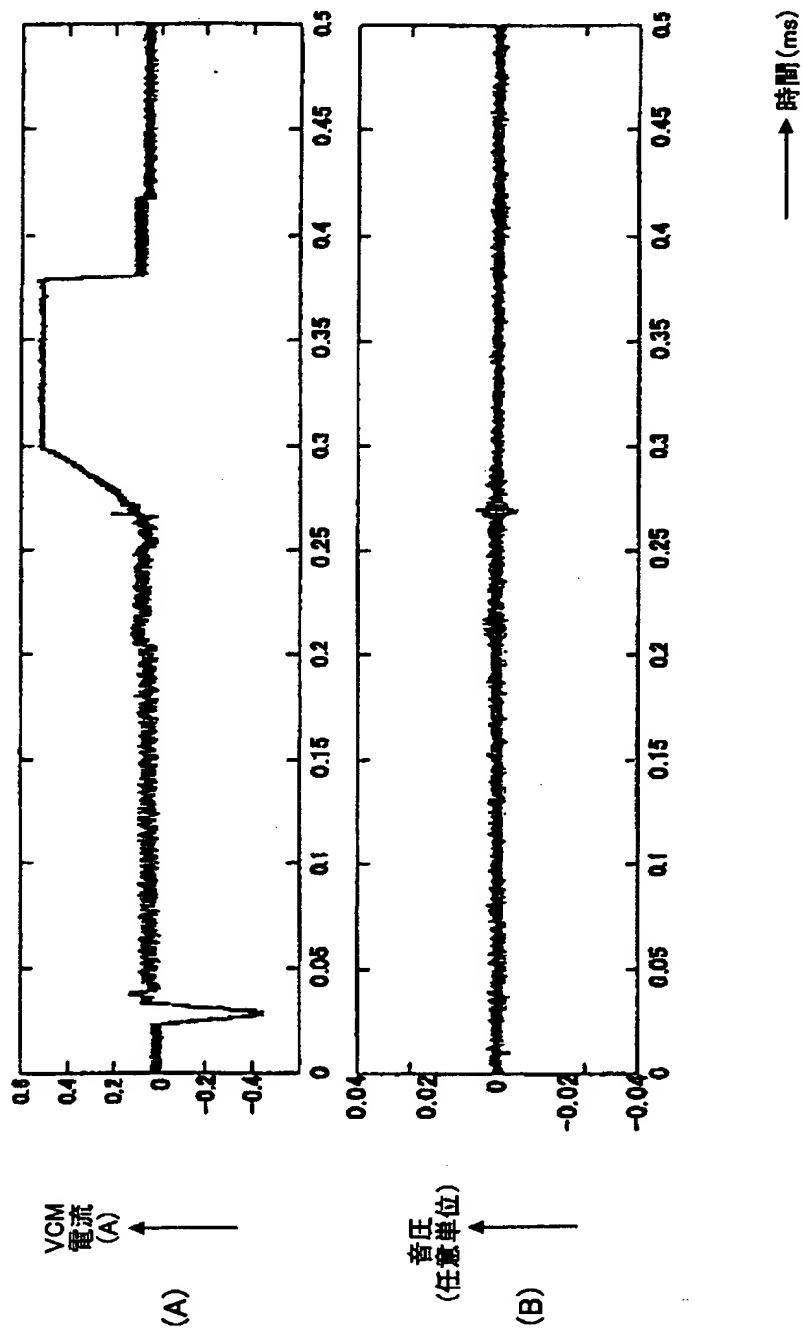
【図 2 1】

通常モードのアンロード時におけるVCM電流  
及びメカニカルノイズの関係を示す図



【図 22】

サイレントモードのアンロード時におけるVCM電流及び  
メカニカルノイズの関係を示す図





【書類名】 要約書

【要約】

【課題】 本発明はロード／アンロード動作制御方法及び記憶装置に関し、ロード／アンロード時のメカニカルノイズの発生を抑制することを目的とする。

【解決手段】 ランプロード／アンロード機構によりアームに設けられたヘッドを記録媒体に対してロード／アンロードするロード／アンロード動作を制御するにあたって、前記アームを駆動する駆動部に供給する駆動電流を、ロード動作及びアンロード動作のうち少なくとも一方の際に、緩やかに変化するように制御するように構成する。

【選択図】 図 3

出 願 人 履 歴 情 報

識別番号 [000005223]

1. 変更年月日 1996年 3月26日

[変更理由] 住所変更

住 所 神奈川県川崎市中原区上小田中4丁目1番1号

氏 名 富士通株式会社